(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出竄公開番号 特開2000-357955 (P2000-357955A)

(43)公開日 平成12年12月26日(2000.12.26)

(51) Int.CL'

識別記号

FΙ

テーマコート*(参考)

H03K 17/00

G05F 1/45

H03K 17/00 G05F 1/45 Z Α

審査謝求 未請求 請求項の数114 OL (全 28 頁)

(21)出願番号

特顧2000-119059(P2000-119059)

(22)出顧日

平成12年4月20日(2000.4.20)

(31) 優先権主張番号 60/130919

(32) 優先日

平成11年4月22日(1999.4.22)

(33)優先権主張国

米国 (US)

(32) 優先日

(31) 優先権主張番号 09/348980 平成11年7月7日(1999.7.7)

(33)優先權主張国

米国 (US)

(71)出願人 500181979

ゾング・リウ

Zhongdu Liu

アメリカ合衆国カリフォルニア州95132・

サンノゼ・シャドーリーフドライブ 3376

(72)発明者 ゾング・リウ

アメリカ合衆国カリフォルニア州95132・

サンノゼ・シャドーリーフドライブ 3376

(74)代理人 100089266

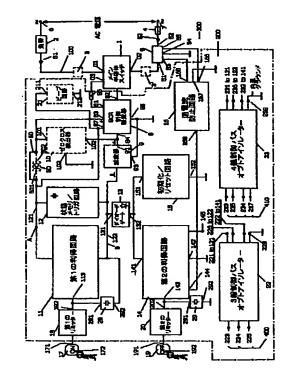
弁理士 大島 陽一

(54) 【発明の名称】 固体電気スイッチ

(57)【要約】

従来のスイッチの欠点を克服した、電子回 【課題】 路のための新たな電源を必要としない固体電気スイッチ を提供することにある。

負荷及びAC電力アウトレットと直接 【解決手段】 直列に接続できる、(1)半導体スイッチが導通モード 或いは非導通モードを決定する制御信号によって制御端 子で制御される前記半導体スイッチ装置と、(2)半導 体スイッチが非導通モードの時、半導体スイッチ装置の 端子からAC信号を受信する整流器と、(3)(i)半 導体スイッチが非導通モードの時整流器の整流信号を受 信するために接続されたコンデンサと、(ii)このコン デンサに並列に接続された利得回路からの電気信号に応 じて放電されるコンデンサとを含む固体電気スイッチ。



【特許請求の範囲】

【請求項1】 電気的負荷を制御するための固体電気 スイッチであって、

第1の端子と、

第2の端子と、

前記第1の端子と前記第2の端子とに接続され、前記電 気的負荷と共に、前記AC電源との間に直列回路を形成 する半導体スイッチであって、制御端子で制御信号を受 信すると導通し、前記半導体スイッチが導通すると前記 固体電気スイッチがオン状態となり、前記半導体スイッ 10 チが非導通の時オフ状態となる、該半導体スイッチと、 前記半導体スイッチと並行に前記第1及び第2の端子に 接続され、前記制御信号を供給する制御回路とを含むこ とを特徴とする固体電気スイッチ。

【請求項2】 前記オフ状態の時、前記制御回路には 実質的に電流が流れないことを特徴とする請求項1に記 截の固体電気スイッチ。

【請求項3】 前記第1及び第2の端子を介して前記 制御回路に電力が供給されることを特徴とする請求項1 に記載の固体電気スイッチ。

前記制御回路が動的な帰還回路を含 【請求項4】 み、前記制御信号を介した前記動的な帰還回路によっ て、前記AC電源のAC信号の各半周期の始まりで、前 記オン状態の時に前記半導体スイッチをトリガして導通 することを特徴とする請求項1に記載の固体電気スイッ Ŧ.

【請求項5】 前記制御回路が、固体状態の静的な部 品のみを含むことを特徴とする請求項1に記載の固体電 気スイッチ。

【請求項6】 電気信号を受信する前記制御回路が、 前記オフ状態の時に前記AC電源からのAC信号を受信 してこのAC信号を整流して整流信号にする整流器と、 (a) 前記オフ状態の時に前記整流信号を受信するた め、及び(b)前記電気信号に応じて放電し、前記制御 信号を供給して、前記半導体スイッチを導通させるため に接続された、コンデンサとを含むことを特徴とする請 求項1に記載の固体電気スイッチ。

【請求項7】 前記負荷における電流が所定の値を超 えると、前記半導体スイッチを非導通にする過電流防止 回路を更に含むことを特徴とする請求項1に記載の固体 40 電気スイッチ。

【請求項8】 前記過電流防止回路が、前記負荷装置 の電流を表す電気信号を生成するために接続された電流 検出器を含むことを特徴とする請求項7に記載の固体電 気スイッチ。

前記制御回路に電気的に接続されたタ 【請求項9】 ッチパネルであって、外部因子が接触すると前記電気信 号を生成する、該タッチパネルを更に含むことを特徴と する請求項1に記載の固体電気スイッチ。

【請求項10】

インピーダンスによって前記電気信号が生成されること を特徴とする請求項9に記載の固体電気スイッチ。

【請求項11】 前記電気信号が、環境による電界と 前記インピーダンスとの相互作用から得られる相補効果 によって合成されることを特徴とする請求項10に記載 の固体電気スイッチ。

前記インピーダンスが主として抵抗 【請求項12】 であることを特徴とする請求項10に記載の固体電気ス イッチ。

【請求項13】 前記インピーダンスが主としてキャ パシタンスであることを特徴とする請求項10に記載の 固体電気スイッチ。

【請求項14】 前記外部因子によって集められた電 磁放射が前記電気信号の一部になることを特徴とする請 求項10に記載の固体電気スイッチ。

【請求項15】 前記制御回路が更に、前記電気信号 に応答する利得回路を含み、前記利得回路が前記電気信 号に応じて前記整流信号を前記制御端子に供給する、該 制御回路であることを特徴とする請求項6に記載の固体 20 電気スイッチ。

前記利得回路がバイポーラトランジ 【請求項16】 スタを含むことを特徴とする請求項15に記載の固体電 気スイッチ。

【請求項17】 前記パイポーラトランジスタがNP Nバイポーラトランジスタを含み、前記利得回路が更 に、前記バイポーラトランジスタのベース端子と前記バ イポーラトランジスタのエミッタ端子との間に逆並行に 接続されたダイオードを含み、そのコレクタ端子が前記 整流信号を受信するために接続されていることを特徴と 30 する請求項16に記載の固体電気スイッチ。

前記バイポーラトランジスタがNP 【請求項18】 Nバイポーラトランジスタを含み、前記利得回路が、前 記バイポーラトランジスタのベース端子と、前記バイボ ーラトランジスタのエミッタ端子との間に逆並行に接続 されたダイオードを更に含み、前記エミッタ端子が前記 整流信号を受信するために接続されていることを特徴と する請求項16に記載の固体電気スイッチ。

【請求項19】 前記AC信号がゼロクロスすると前 記半導体スイッチが非導通となり、それと同時に前記整 流信号が前記コンデンサに充電され、充電電流により前 記制御信号が供給されることを特徴とする請求項6に記 載の固体電気スイッチ。

前記制御回路が、第2の電気信号に 【請求項20】 応答する第2の利得回路を更に含み、前記第2の利得回 路が前記制御回路の共通グラウンドと前記制御端子との 間に信号側路を形成し、前記制御信号が前記半導体スイ ッチに到達するのを防止することを特徴とする請求項1 5に記載の固体電気スイッチ。

前記第2の利得回路がバイポーラト 【請求項21】 前記外部因子と基準グラウンド間の 50 ランジスタを含むことを特徴とする請求項20に記載の 固体電気スイッチ。

【請求項22】 前記第2の利得回路が、前記バイボーラトランジスタのベース端子とエミッタ端子との間に 逆並行に接続されたダイオードを更に含むことを特徴と する請求項21に記載の固体電気スイッチ。

【請求項23】 前記半導体スイッチの電流が所定の値を超えると、前記第2の電気信号を供給する過電流防止回路を更に含むことを特徴とする請求項20に記載の固体電気スイッチ。

【請求項24】 前記制御場子と前記共通グラウンド との間に接続された第2のコンデンサを含む初期化回路 を更に含み、前記第2のコンデンサが前記制御回路の前 記コンデンサのキャパシタンスより大きいキャパシタン スを有すことを特徴とする請求項20に記載の固体電気 スイッチ。

【請求項25】 前記第2のコンデンサがダイオード を介して前記制御端子に接続されていることを特徴とす る請求項24に記載の固体電気スイッチ。

【請求項26】 前記初期化回路が、前記第2のコンデンサを前記共通グラウンドに放電するべく接続された 20 抵抗を更に含むことを特徴とする請求項24に記載の固体電気スイッチ。

【請求項27】 前記整流信号を受信するべく前記制 御場子に接続されたゼロクロス回路を更に含み、前記ゼロクロス回路が、前記AC信号がゼロを交差する時以外 は前記制御信号が前記半導体スイッチに達することを阻止することを特徴とする請求項6に記載の固体電気スイッチ。

【請求項28】 前記整流器がダイオードブリッジを 含み、前記半導体スイッチがサイリスタ (SCR)を含 30 むことを特徴とする請求項6に記載の固体電気スイッ チ。

【請求項29】 前記半導体スイッチが、前記制御信号を受信するべく接続されたトライアックを含むことを 特徴とする請求項1に記載の固体電気スイッチ。

【請求項30】 前記半導体スイッチが、前記制御信号によってトリガされる逆並行型のサイリスタを含むことを特徴とする請求項1に記載の固体電気スイッチ。

【請求項31】 前記整流器が、SCR制御ブリッジ 整流器を含むことを特徴とする請求項6に記載の固体電 40 気スイッチ。

【請求項32】 前記制御回路が、前記整流器の出力 端子と前記制御端子との間の前記コンデンサに直列に接 続された抵抗を更に含むことを特徴とする請求項6に記 載の固体電気スイッチ。

【請求項33】 前記制御回路が、前記コンデンサと前記制御端子との間に接続された減衰回路を更に含むことを特徴とする請求項6に記載の固体電気スイッチ。

【請求項34】 前記減衰回路が、電圧分割回路を含またとを特徴とする請求項33に記載の国体電気74m

チ。

【請求項35】 前記初期化回路が、前記第2のコンデンサと並行に接続された抵抗を更に含み、前記抵抗の抵抗値と前記第2のコンデンサのキャバシタンスとの積に対応する時定数が、前記制御回路の前記コンデンサの充電時定数を超えることを特徴とする請求項24に記載の固体電気スイッチ。

ことを特徴とする請求項20に記載の 【請求項36】 前記初期化回路が、電力が投入された時に前記半導体スイッチを非導通とするべく動作する前記制御端子と前記共通グラウンド 10 ことを特徴とする請求項24に記載の固体電気スイッ □第2のコンデンサを含む初期化回路 チ。

【請求項37】 前記半導体スイッチが導通している時に電力が中断された場合、所定時間内に電力が復帰すると前記半導体スイッチは導通し、前記所定時間を過ぎた後に電力が復帰すると非導通となるように、前記初期化回路が動作することを特徴とする請求項24に記載の固体電気スイッチ。

【請求項38】 前記第2の利得回路が、前記第2の利得回路が相補縦続増幅器 (complementary cascade amplifier)を含むことを特徴とする請求項20に記載の固体電気スイッチ。

【請求項39】 前記タッチパネルが、電流を制限する抵抗を介して前記制御回路に接続されていることを特徴とする請求項9に記載の固体電気スイッチ。

【請求項40】 前記タッチパネルがコンデンサを介して前記制御回路に接続されていることを特徴とする請求項9に記載の固体電気スイッチ。

【請求項41】 前記制御回路の制御端子に接続されたローバスフィルタを更に含むことを特徴とする請求項9に記載の固体電気スイッチ。

【請求項42】 前記タッチパネルが金属表面を備えることを特徴とする請求項9に記載の固体電気スイッチ。

【請求項43】 前記金属表面が、抵抗性材料或いは 絶縁体で被覆されていることを特徴とする請求項42に 記載の固体電気スイッチ。

【請求項44】 前記電流検出器が変圧器を含むことを特徴とする請求項8に記載の固体電気スイッチ。

【請求項45】 前記変圧器が、前記負荷装置の前記 電流を表す電圧出力信号を生成することを特徴とする請 求項44に記載の固体電気スイッチ。

【請求項46】 前記過電流防止回路が感温性素子を含むことから、前記過電流防止回路の所定の値が周囲の温度によって変わることを特徴とする請求項7に記載の固体電気スイッチ。

【請求項47】 前記過電流防止回路の所定値が、前記固体電気スイッチの温度によって変わることを特徴とする請求項46に記載の固体電気スイッチ。

【請求項48】 前記過電流防止回路が、

むことを特徴とする請求項33に記載の固体電気スイッ 50 前記負荷装置における電流を表す前記信号を受信して、

5 -

前記負荷装置における電流を表す信号を生成する整流器

前記負荷装置における電流の大きさを表す前記信号を受 信するべく接続された閾値素子であって、前記電流の大 きさが所定値を越えると導通する、該閾値素子とを含む ことを特徴とする請求項7に記載の固体電気スイッチ。

前記閾値素子が順方向にバイアスさ 【請求項49】 れたシリコンダイオードを含むことを特徴とする請求項 48に記載の固体電気スイッチ。

前記閾値素子がツェナーダイオード 10 【請求項50】 を含むことを特徴とする請求項48に記載の固体電気ス イッチ。

【請求項51】 前記閾値素子が4層のショックレー ダイオードを含むことを特徴とする請求項48に記載の 固体電気スイッチ。

【請求項52】 前記整流器がツェナーダイオードを 含むことを特徴とする請求項48に記載の固体電気スイ ッチ。

【請求項53】 前記整流器がダイオードブリッジを ッチ。

【請求項54】 前記整流器と前記閾値素子との間に 抵抗回路を更に含み、前記抵抗回路がサーミスターを含 むことを特徴する請求項48に記載の固体電気スイッ チ。

【請求項55】 前記ゼロクロス回路が、前記整流信 号の瞬間的なレベルが前記所定値を越えると前記制御端 子と共通グラウンドとを接続するトランジスタを含むこ とを特徴とする請求項27に記載の固体電気スイッチ。

【請求項56】 前記トランジスタが、前記整流器の 30 出力端子と共通グラウンドとの間の電圧ディバイダの出 力信号によって制御されることを特徴とする請求項55 に記載の固体電気スイッチ。

【請求項57】 前記ゼロクロス回路が、前記電圧デ バイダに直列に接続されたツェナーダイオードと発光ダ イオードとを更に含むことを特徴とする請求項56に記 載の固体電気スイッチ。

【請求項58】 前記外部因子が前記タッチパネルに 触れると、前記外部因子に可聴音を発する音声応答回路 を更に含むことを特徴とする請求項9に記載の固体電気 40 スイッチ。

【請求項59】 前記音声応答回路が、前記整流器の 出力端子と共通グラウンドとの間に直列に接続された圧 電式スピーカ素子とツェナーダイオードとを含むことを 特徴とする請求項58に記載の固体電気スイッチ。

【請求項60】 前記第2のコンデンサが、並列に接 続された非偏極コンデンサと電解コンデンサとを含むこ とを特徴とする請求項24に記載の固体電気スイッチ。

前記タッチパネルが取り付け面から 【請求項61】

求項9に記載の固体電気スイッチ。

【請求項62】 前記タッチパネルの色が第1の色で あり、前記タッチパネルが第1の色とは異なる第2の色 の取り付けプレートに取り付けられていることを特徴と する請求項9に記載の固体電気スイッチ。

【請求項63】 前記タッチパネルに電気的に接続さ れた第2のタッチパネルを更に含み、前記タッチパネル に外部因子が接触すると、前記タッチパネルによって前 記第2の電気信号が生成されることを特徴とする請求項 20に記載の固体電気スイッチ。

【請求項64】 前記第1のタッチパネルと前記第2 のタッチパネルが触感或いは色から容易に識別できるこ とを特徴とする請求項63に記載の固体電気スイッチ。 【請求項65】 前記第1のタッチパネルと前記第2 のタッチパネルの内どちらのタッチパネルが外部因子に よって接触されたかを識別できる異なる可聴音を生成す る音声応答回路を更に含むことを特徴とする請求項63 に記載の固体電気スイッチ。

【請求項66】 前記第1のパネルと前記第2のパネ 含むことを特徴とする請求項48に記載の固体電気スイ 20 ルに概ね同時に外部因子が接触した時、前記半導体スイ ッチが非導通を維持することを特徴とする請求項63に 記載の固体電気スイッチ。

> 前記半導体スイッチが前記オフ状態 【請求項67】 になるように初期化することを特徴とする請求項1に記 載の固体電気スイッチ。

【請求項68】 前記制御回路に接続され入力信号を 受信するオプトセパレータを更に含み、前記オプトセパ レータ回路が、前記入力信号に対応する光学的に分離さ れた出力信号を前記制御回路に供給し、前記光学的に分 離された出力信号を受信すると同時に、前記制御回路が 前記制御信号を供給することにより、前記半導体スイッ チが導通することを特徴とする請求項1に記載の固体電 気スイッチ。

【讃求項69】 マルチポイントランダムコントロー ルシステムであって、

AC電源の第1の電力線と第2の電力線との間の負荷回 路と直列に接続されている二端子固体電気スイッチであ って、前記固体電気スイッチが第1及び第2の制御信号 に応答し、前記第1の制御信号を受信すると前記固体的 スイッチは導通となり、前記第2の制御信号を受信する と前記固体電気スイッチが非導通となる、該固体電気ス イッチと、

前記固体電気スイッチに接続され、前記第1及び第2の 制御信号を送信するオプトセパレータであって、信号バ スから第1及び第2の電気信号を受信し、光学的に分離 された前記第1及び第2の制御信号として前記第1及び 第2の電気信号を表す出力信号を送信する、該オプトセ パレータと、

前記信号バスに接続された複数の装置であって、それぞ オフセットした面に取り付けられることを特徴とする請 50 れの装置が前記装置の出力信号として前記第1及び第2

の電気信号を出力することができる、該複数の装置とを 含むことを特徴とするマルチポイントランダムコントロ ールシステム。

【請求項70】 前記信号バスが、前記第1及び第2 の電気信号に対する共通グラウンドを含むことを特徴とする請求項69に記載のマルチポイントランダムコントロールシステム。

【請求項71】 前記信号バスが、前記第1及び第2 の各電気信号に対してそれぞれ別の共通グラウンドを含むことを特徴とする請求項69に記載のマルチポイント 10 ランダムコントロールシステム。

【請求項72】 コンデンサを有する初期化回路であって、充電時定数及び放電時定数を有し、前記充電時定数が前記放電時定数より小さく、前記電気回路が第1の動作モードの時に前記コンデンサが前記充電時定数に従って充電され、前記動作モードが中断されると、前記コンデンサが前記放電時定数で放電されることにより、前記動作モードが保持されるように電気回路に含まれることを特徴とする初期化回路。

【請求項73】 前記第1の放電時定数より短い第2 の放電時定数を更に含み、前記第2の放電時定数により 前記コンデンサが放電され、前記初期化回路が前記動作 モードからリセットされることを特徴とする請求項72 に記載の初期化回路。

【請求項74】 ダイオードと、

前記ダイオードのカソードとグラウンド端子との間に接 続されたコンデンサと、

前記ダイオードの前記カソードと前記グラウンド端子と の間に接続された抵抗とを含むことを特徴とする請求項 72に記載の初期化回路。

【請求項75】 前記コンデンサが、並行に接続された二方向性コンデンサと電解コンデンサとを含むことを特徴とする請求項74に記載の初期化回路。

【請求項76】 電気的負荷を制御するための固体電気スイッチの製造方法であって、

第1の端子と第2の端子とによって半導体スイッチを前 記電気的負荷と直列に接続して、前記電気的負荷と共に 前記AC電源間に直列回路を形成する過程と、

前記半導体スイッチに制御信号を受信する制御端子を設ける過程と、

前記第1及び第2の端子に接続され、前記半導体スイッチと並行である制御回路に前記制御信号を生成する過程とを含み、

前記制御信号に応じて前記半導体スイッチが導通し、前 記半導体スイッチが導通している時は前記固体電気スイッチがオン状態であり、前記半導体スイッチが非導通の 時は前記固体電気スイッチがオフ状態であることを特徴 とする方法。

【請求項77】 前記制御回路が、前記オフ状態の時 を交差する時に前記所定の回路には実質的に電流を必要としないように設けられること 50 する請求項87に記載の方法。

を特徴とする請求項76に記載の方法。

【請求項78】 前記第1及び第2の端子を介して前 記制御回路に電力を供給する過程を更に含むことを特徴 とする請求項76に記載の方法。

【請求項79】 前記制御回路に動的帰還回路を設ける過程を更に含み、前記動的帰還回路が前記制御信号を介して前記オン状態の前記半導体スイッチを前記AC電源のAC信号の各半周期の始まりでトリガして導通させることを特徴とする請求項76に記載の方法。

【請求項80】 前記制御回路に固体の静的な素子の みを設ける過程を更に含むことを特徴とする請求項76 に記載の方法。

【請求項81】 前記制御信号を生成する過程が、 前記AC出力から受信したAC信号を整流して整流信号 にする段階と、

前記スイッチ装置が導通している時に前記整流信号でコンデンサを充電する過程と、

まされるように電気回路に含まれるこ 電気信号に応じて前記コンデンサ間に低インピーダンスの経路を生成する段階であって、前記低インピーダンスが記第1の放電時定数より短い第2 20 の経路によって前記コンデンサが放電され、前記整流信をみ、前記第2の放電時定数により 号が前記制御信号を供給する、該段階とを更に含むことではされ、前記初期化回路が前記動作 を特徴とする請求項76に記載の方法。

【請求項82】 外部因子がタッチパネルに接触することによって前記電気信号を供給する過程を更に含み、前記電気信号が前記外部因子のインピーダンスによって得られることを特徴とする請求項76に記載の方法。

【請求項83】 前記電気信号が、環境による電界と前記インピーダンスとの相互作用から得られる相補効果によって合成されることを特徴とする請求項82に記載30 の固体電気スイッチ。

【請求項84】 前記インピーダンスが主として抵抗 であることを特徴とする請求項82に記載の方法。

【請求項85】 前記インピーダンスが主としてキャパシタンスであることを特徴とする請求項82に記載の方法。

【請求項86】 前記電気信号が、前記外部因子が集めるその環境の電磁放射の結果として生成されることを特徴とする請求項82に記載の方法。

【請求項87】 負荷にAC電力を供給するための電 40 気スイッチを製造する方法であって、

制御端子で受信したトリガ信号によってトリガされると 前記半導体回路が導通状態になり、所定の回路の条件が 整うと非導通状態になる、前記負荷に直列に接続される 半導体スイッチ回路を設ける過程と、

前記半導体スイッチの前記非導通状態の時に前記トリガ 信号を送る帰還回路を設ける過程とを更に含むことを特 徴とする電気スイッチを製造する方法。

【請求項88】 前記AC電源のAC電圧信号がゼロを交差する時に前記所定の回路条件が整うことを特徴とする請求項87に記載の方法

R

【請求項89】 前記半導体スイッチの入力端子と前記制御端子との間に接続されたコンデンサを前記帰還回路に更に設ける過程を含み、前記半導体スイッチが前記非導通状態になると、前記AC電源が前記コンデンサに充電電流が供給され、前記トリガ信号が前記半導体スイッチに送られることを特徴とする請求項87に記載の方法

9

【請求項90】 外部の刺激に応じて活性化信号を生成する活性化回路を設ける過程と、

前記制御端子と基準グラウンドとの間に接続され、第1 10 の状態及び第2の状態を有し、前記活性化信号に応答する初期化回路を設ける過程とを更に含み、

前記初期化回路が前記第1の状態の時は前記トリガ信号が前記制御端子に到達するのを阻止し、前記第2の状態の時は前記トリガ信号が前記制御端子に到達し、前記活性化信号を受信すると前記初期化回路が前記第1の状態から前記第2の状態になることを特徴とする請求項87に記載の方法。

【請求項91】 前記初期化回路を第2の状態から 第1の状態にする前記非活性化信号に前記初期化回路が 20 応答し、

第2の外部刺激に応じて、非活性化信号を生成するため の非活性化回路を設ける過程を更に含むことを特徴とす る請求項90に記載の方法。

【請求項92】 前記初期化回路が前記第1の状態である時には実質的に電流が流れない前記帰還回路を設けることを特徴とする請求項90に記載の方法。

【請求項93】 前記外部刺激がないと実質的に電流が流れない前記活性化回路を設けることを特徴とする請求項90に記載の方法。

【請求項94】 前記第2の外部刺激がないと実質的 に電流が流れない前記非活性化回路を設けることを特徴 とする請求項91に記載の方法。

【請求項95】 前記半導体スイッチ間に接続されたサイリスタ (SCR) 制御ブリッジ整流器回路を設ける過程を更に含み、前記初期化回路が前記第1の状態であると前記SCR制御整流器に実質的に電流が流れないことを特徴とする請求項90に記載の方法。

【請求項96】 前記活性化信号に応答して可聴音を ュレータを更に含むこと 生成するビープ回路を設ける過程を更に含むことを特徴 40 載の過電流引外し回路。 とする請求項90に記載の方法。 【請求項105】 前

【請求項97】 前記活性化信号がないと前記ビープ 回路に実質的に電流が流れないことを特徴とする請求項 96に記載の方法。

【請求項98】 外部因子によるタッチパネルの接触を検出するための方法であって、

前記タッチパネルと基準グラウンドとの間の前記外部因子の抵抗を検出する過程と、

前記タッチパネルと前記基準グラウンドとの間の前記外 部因子のキャパシタンスを検出する過程と、 源遊電磁界によって前記外部因子間にかかる誘導源を検 出する過程と、

前記タッチバネルに接続された制御端子を含む利得回路 を設ける過程であって、1つ以上の前記抵抗、及び前記 キャパシタンス、前記誘導源が個々に或いはそれらを合 計したものが所定の値を超えると前記利得回路が出力信 号を生成する、該過程とを含む方法。

【請求項99】 前記抵抗の検出及び前記キャバシタンスの検出、前記誘導源の検出が、前記タッチパネルに直列に接続された抵抗と、前記タッチパネルと第1の基準電圧との間に接続された抵抗と、前記抵抗と基準との間に接続されたコンデンサと、前記制御端子と前記基準との間に逆方向にバイアスされて接続されたダイオードとによってなされることを特徴とする請求項98に記載の方法。

【請求項100】 過電流引外し回路であって、 負荷と直列に接続され、導通状態及び非導通状態になる 半導体スイッチと、

前記半導体スイッチに接続された制御回路であって、前 20 記制御回路を非導通状態にする制御信号を受信する、該 制御回路と、

前記半導体スイッチにおける電流を表す表示信号を生成 するべく、前記半導体スイッチに接続された電流検出器 と、

前記表示信号を整流する整流器と、

前記整流表示信号が所定値を越えると前記制御信号を供 給する、前記整流信号を受信する関値回路とを含むこと を特徴とする過電流引外し回路。

【請求項101】 前記電流検出器が変流器を含むこ 30 とを特徴とする請求項100に記載の過電流引外し回 路。

【請求項102】 前記整流器が半波整流器を含むことを特徴とする請求項100に記載の過電流引外し回路。

【請求項103】 前記整流器が全波整流器を含むことを特徴とする請求項100に記載の過電流引外し回路。

【請求項104】 前記整流表示信号を調整するレギュレータを更に含むことを特徴とする請求項100に記載の過電流引外し回路。

【請求項105】 前記レギュレータがツェナーダイオードを含むことを特徴とする請求項104に記載の過 電流引外し回路。

【請求項106】 前記表示信号のための電圧増倍器 回路を更に含むことを特徴とする請求項90に記載の過 電流引外し回路。

【請求項107】 前記半導体スイッチの温度に感応する温度自動補正回路を更に含むことを特徴とする請求項100に記載の過電流引外し回路。

50 【請求項108】 前記温度自動補正回路が前記半導

み、

体スイッチの環境にも感応性であることを特徴とする請求項107に記載の過電流引外し回路。

【請求項109】 前記温度自動補正回路がサーミスターを含むことを特徴とする請求項107に記載の過電流引外し回路。

【請求項110】 前記温度自動補正回路が、温度が高くなると前記所定値が低くなる負の温度係数を持つシリコンダイオードを含むことを特徴とする請求項107に記載の過電流引外し回路。

【請求項111】 負荷とAC電力の出力とに直列に 10 センシング回路であって、 接続された固体スイッチを製造する方法であって、 前記センシング回路が、(

前記負荷に直列に接続された半導体スイッチを設ける過程であって、制御端子でトリガ信号を受信すると前記半導体スイッチが導通し、前記AC電力のAC信号がゼロ電圧を交差すると非導通となる、該過程と、

前記AC信号を整流する整流器を設ける過程と、

前記整流信号を受信する第1のコンデンサを設ける過程 であって、前記第1のコンデンサが前記整流器と前記制 御信号との間に接続されている、該過程と、

前記制御端子と基準グラウンドとの間に直列に接続され 20 た前記第1のコンデンサよりキャパシタンスが大きい第 2のコンデンサとダイオードを含む初期化回路を設ける 過程と、

前記整流信号が前記ダイオード及び前記第2のコンデン サを介して基準グラウンドに分流され、前記整流信号が 前記トリガ信号を生成することなく、前記第1のコンデ ンサを充電状態にするように、初めに放電状態の前記第 2のコンデンサを設ける過程とを含む方法。

【請求項112】 外部因子が前記固体スイッチの入力端子に接触すると、電気信号を生成するセンシング回 30 路を設ける過程と、

前記半導体スイッチが導通している時に前記第1のコン デンサを放電する放電経路を設ける過程と、

前記電気信号を受信すると前記第2のコンデンサが前記 ダイオードを介して充電状態になり、前記整流信号によって前記第1のコンデンサが充電されると、前記充電により前記半導体スイッチに対する前記トリガ信号が前記制御端子に生成され、同時に前記半導体スイッチが導通し前記放電経路により前記第1のコンデンサが放電されると、前記トリガ信号を再生成する帰還プロセスを生成のすることを特徴とする請求項111に記載の方法。

【請求項113】 組み込み過電圧防止機能を備える 電気スイッチの製造方法であって、

制御端子で受信したトリガ信号によってトリガされると 導通し、負荷と直列に接続された半導体スイッチ回路を 設ける過程と、

前記半導体スイッチ回路間の電圧が所定値を越える時前 必要となる場合が多記トリガ信号を供給する帰還回路を設ける過程であっ も摩耗に弱く、メンて、前記帰還回路が内部保持回路に設けられることか ない。機械式スイッ ら、前記トリガ信号が1度供給されると前記帰還回路が 50 られることもある。

トリガ信号を発生し続けて前記半導体スイッチ回路を前 記導通状態に維持する、該帰還回路を設ける過程とを含

前記半導体スイッチ回路において、所定の回路条件となると非導通となり、前記導通状態では前記半導体スイッチ回路間の電圧降下は前記負荷間の電圧降下より相当小さいことを特徴とする電気スイッチの製造方法。

12

【請求項114】 外部因子が接触するための表面を 有するタッチパネルと、センシング回路とを含むタッチ センシング回路であって

前記センシング回路が、(a)前記タッチパネルに直列 に接続された抵抗と、(b)前記抵抗と基準との間に接続されたコンデンサと、(c)前記ベース端子とエミッ タ端子との間に逆並行型に接続されたダイオードとを含むことを特徴とするタッチセンシング回路。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は電気スイッチに関連し、詳細には、AC電源に直接接続できる単極固体電気スイッチに関する。また本発明は、1999年4月22日に出願され、「固体電気スイッチ(solid state electrical switch)」という名称の米国暫定特許出願第60/130,919号、代理人整理番号P-6043USに関連し、優先権を主張するものである。また、この暫定特許は本発明の発明者によるものである。

[0002]

【従来の技術】基本的な電気回路には、電源(例えばA **Cアウトレット)の出力端子間に接続された電力スイッ** チ及びその電力スイッチに直列に接続された負荷とが含 まれる。電力スイッチは通常、電気的な接続及び切断を する機械装置である。この電気的接続は、手動或いは磁 界(例えばリレー)を利用した機械的な力によって接続 及び切断がなされる。手動操作の従来の機械式スイッチ は通常、レバーとスプリングの機構を利用して「オン (導通)」と「オフ(非導通)」とを切り替える。典型 的にはこのような電力スイッチは、特に不良環境(例え ば、高温、高温度、燃えやすい、爆発の恐れのある、埃 が多いまたは腐食しやすい環境、激しい振動)で動作す る場合、信頼性が低く寿命も短い。このような電力スイ ッチは、電気アーク、スパーク、機械的損耗、腐食、水 濡れ、溶接接触或いは接触ミスによって故障しやすい。 状況によっては、電力スイッチの故障は火災及び他の産 業的事故につながり、財産及び生命を危険にさらすこと もある。これらの従来の機械的スイッチの性能を改善す るためには、費用のかかる改良及び高価な材料の使用が 必要となる場合が多い。そのように改良されたスイッチ も摩耗に弱く、メンテナンスを頻繁に行わなければなら ない。機械式スイッチの欠陥によって負荷に損傷が与え

【0003】典型的には、従来の電力スイッチにおいて、電力スイッチが「オン」の状態で電力が中断されると、その後この電力スイッチは「オン」の状態のままである。この状態で電力の供給が予期せずに再開されると事故が起こることが多い。重機においては、安全性を確保するために磁気接触器を備えて電力スイッチをリセットする。このような磁気接触器は通常、扱いにくく、高価であり複雑であって、電力を浪費し、「低周波ハム」ノイズを発生する。電力供給が騒がしい即ち瞬間的な「スナップオフ(snap-off)」及び「パワースロット(power slot)」が頻繁である領域では、従来の機械式スイッチはそれに対応する頻繁なリセットが必要となり非常に不便である。

【0004】従来の機械式遮断器において、過電流防止装置のための電磁引外し機構或いは/及び熱引外し機構は頻繁に動作するようには設計されていない。多数の分岐を備える電気回路に従来の機械式スイッチを用いた場合、このようなブレーカーでは、電気回路及び端子負荷に個々の過電流防止装置を設けることができない。典型的には、殆どの家庭用または事務所用においては、マス 20 ターブレーカーが多数のスイッチの過電流防止装置となるため、1つの回路における過電流でも同じ過電流防止装置によって保護されている多数の回路が遮断されることになる。

【0005】過電圧防止のために、従来技術の固体装置 (例えば、固体スイッチ)は、固体スイッチに平行に接 続されたバリスター或いは特殊なサイリスタである防止 装置によって保護されている。固体スイッチがOFFの 状態で実質的な過電圧が発生すると(例えば、固体スイッチ間の電圧がサイリスタの「ブレークオーバー」電圧 多を越える時)、防止装置が導通して固体装置間の電圧降 下が制限される。従って過電圧による損傷から固体スイッチが保護される。しかしながら、過電圧が持続する と、防止装置の高い電流がかなりの熱を発生し、時間が たつと防止装置を非可逆的に破壊する。従って、このよ うな過電圧防止システムは防止装置のコスト及び防止装 置の取替えコストの点で高価となる。

【0006】更に、従来のスイッチは複雑なスイッチ理 論及び多数のワイヤが必要であるため、制御ポイントが 3つを越えるマルチポイントランダムコントロール(即 40 ち、多数の位置の中から任意のポイントの機械の一部の 「オン」または「オフ」の切換えを可能にする)には向 いていない。

【0007】従来のスイッチの上記した欠点及びそのコストのために固体電気スイッチが長く待ち望まれていた。しかしながら、未だに基本的な技術問題の1つが解決されていない。即ち固体電気スイッチには電子回路が必要であるという点である。電子回路には通常、DC電力の供給が必要である。最も集積化された回路において、このようなDC電力供給は1つ以上の低いDC供給50を防ぐために、大きなヒートシンクが必要なだけでな

14

電圧で動作し、例えば電源ピンVcc (またはVon)とグ ラウンド (またはVss) 間の電圧が、2.7V、3.3 V、5V、または±5V、±12V、...±35 V、...である。従って、バッテリーで電圧を供給しな い場合には、動作電圧を供給するための電源回路が必要 となる。電力スイッチは通常、負荷と直列に接続されて いるので、このような電源回路はリーク電流という形で 負荷から電流を得る必要がある。このようなリーク電流 は、数mAから数十mAであるが、実際には低電圧状態 10 で負荷が動作することになる。このようなスイッチは、 例えば照明用の電気調光機としては向いているが、安全 面から蛍光灯、ACモータ、変圧器またはその他の電気 器具等への利用には向いていない。例えば、殆ど全ての 国における安全基準及び安全協会(例えば、Under writer Laboratories) の条件によ れば、mA範囲或いはそれより高いリーク電流の電力ス イッチは安全だとは認められていない。実際に、この理 由から、照明器具に直列に接続されている調光機及び電 子調光機でさえ、電力スイッチというより電子機器また は負荷と見なされる。安全が重視される多くの適用例で は、追加的に従来の機械式スイッチが電子調光機または タイマーに直列に接続される場合が多い。

【0008】従来技術では例外なく、2端子固体スイッチの電子回路が、電流が導通する素子である負荷(例えば、三極管ACスイッチ即ちトライアックの2つのアノード間)に並列に接続される。これらのスイッチの例は、例えば米国特許第5,550,463号及び第5,030,890号に記載されている。従って、これらのスイッチには、固体スイッチがオフ状態の時かなりの電流が流れる。スイッチ電流の必要性という点から見ると、このような二端子固体スイッチはすべて、電源に直接接続された第3の端子から電流が供給される固体スイッチと変わらない。

【0009】更に、従来技術の固体スイッチのオン状態 で、固体スイッチ間 (例えば、トライアック間) の電圧 降下Von-satは、典型的にはACO. 8V~1.8Vで ある。従って、スイッチ端子(即ち、Von-sat間)と並 列に接続されている固体スイッチの電子回路は、正常な 動作に必要なレール間 (rail-to-rail) の電圧を得るこ とができない。別法として、例えば米国特許第3,66 0,688号及び第4,289,980号においては、 固体スイッチの二端子から動作電圧を得るために、固体 スイッチ間の電圧降下Von-satが、2.4~4.0V及 び12~14Vのそれぞれの高い電圧の範囲で維持され 得る。例えば、米国特許第3,660,688号及び第 4,289,980号の固体スイッチの1つは、120 V、5Aの照明器具に直列に接続されると、固定スイッ チの電力散逸は、ある場合には12~20Wまた別の場 合には60~70Wである。このような大きな電力散逸。 く、性能の低下と負荷間の不十分な動作電圧により、こ のような固体スイッチは実用的でない好ましくないもの となる。

【0010】プロベリ氏(「Brovelli」)によ る米国特許第4,703,194号の図1に二端子回路 が開示されている。しかしながら、前述した従来の固体 スイッチのように、ブリッジ整流器(例えば、4個のダ イオード) 及びサイリスタ (SCR) 6によって形成さ れるメインスイッチは、オン状態で2.4~4.0 Vの 電圧降下Von-satとなる。従って、前述した固体スイッ 10 チのように、6Aの負荷電流では、固体スイッチ間の電 力散逸が13~24Wとなる。更に、AC電圧がゼロを 交差する時SCR6によってスイッチがオフ状態となら ないように、コンデンサ7に蓄積された電荷によってブ ロベリの固体スイッチのオン状態が維持される。コンデ ンサ7には、SCR6のトリガ電圧を超える電圧(例え ば、0.7V)が維持される。しかしながら、分極コン デンサ5 (プロベリの基準では、1μfの電解コンデン サであり、負荷電流のローパスフィルターとして機能す ることはできない。高電圧及び高い脈動状態で電解コン デンサが作動する通常のオフ状態では、負荷に流れ込む リーク電流がブレークダウンを起こし、予想もしない好 ましくない結果となる可能性もある。

【0011】更に、固体スイッチを高感度にするために は、SCR6も高感度でなければならない。通常、高感 度の固体スイッチが求められるため、SCR6の利得は 比較的低く、比較的小さい電流しか流れない(例えばT IC106D SCRは約1Aの電流)。大きな電流を 流すためには、トライアックなどの高出力の素子を固体 30 スイッチに設ける必要がある。しかしながら、SCR6 のゲート端子でコンデンサ7から電荷が流れ、このよう なトライアックではSCR6のアノード端子とカソード 端子が短絡するため、入力電圧がゼロを交差するとSC R6のオン状態を維持することができない。従って、ブ ロベリの回路は実用的な電流には向かない。また、単純 に高出力素子を回路に設けることによって高い電流を得 られるわけでもない。

【0012】更に、ブロベリの固体スイッチは、ぞれぞ れの抵抗8及び11を介してタッチプレート15または 40 14で発生する小さな電流によって、高感度のSCR6 及び9をトリガすることによってオン/オフする。 市販 されている高感度のSCR(例えば、三菱のCRO2A M及びCR03AM、及びモトローラのMCR100-8及びTIC106D) は全て、トリガするのに少なく とも200µAの電流が必要である。しかしながら、タ ッチプレート14などのタッチプレートに人体が接触し た時の人体を介したタッチプレートとグランドとのイン ピーダンスは100ΜΩより低い場合が多く、200μ

16

をオンオフするためにSCR6またはSCR8をトリガ するには不十分である。またある場合は、人体を介して グランドとタッチプレート間に得られるインピーダンス が200μΑを越える電流を発生させ、電気ショックま たは他の安全面の問題が起こる。これらの理由により、 ブロベリの固体スイッチは実用的でないと思われる。 [0013]

【発明が解決しようとする課題】従来のスイッチの上記 した欠点を克服した、電子回路のための新たな電源を必 要としない、マルチポイントランダムコントロールが可 能な固体電気スイッチを提供することにる。

[0014]

【課題を解決するための手段】本発明は、単極用(即 ち、負荷及びスイッチがAC電力線に直列に接続されて いる)として使用することができる完全な二端子固体電 気スイッチ (以下「リュースイッチ」と呼ぶ)を提供す る。このリュースイッチは、機械的な部品や動く部品を 含まない静止スイッチであるため、摩耗及び損傷の心配 がない。リュースイッチは機械的接点を含まないため、 る)は、1Aを越える負荷電流を維持するために使用す 20 スパーク、アーク、腐食、機械的ノイズを発生せず、高 温、高湿度、腐食、埃、激しい振動などの不良環境にお いても動作する。

> 【0015】本発明のある実施例において、負荷及びA C電力アウトレットと直接直列に接続できるリュースイ ッチは、(a)半導体スイッチが導通モード或いは非導 通モードを決定する制御信号によって制御端子で制御さ れる前記半導体スイッチ装置と、(b) 半導体スイッチ が非導通モードの時、半導体スイッチ装置の端子からA C信号を受信する整流器と、(c)(i)半導体スイッ チが非導通モードの時、整流器の整流信号を受信するた めに接続されたコンデンサと、(ii)このコンデンサに 並列に接続された利得回路からの電気信号に応じて放電 されるコンデンサとを含む。

【0016】ある実施例において、半導体スイッチが非 . 導通モードの時、DC整流信号によりコンデンサが十分 に充電された状態に維持される。半導体スイッチは、コ ンデンサを放電させる電気信号を受信するまで非導通モ ードに維持される。コンデンサを放電させる電気信号 は、例えばボタンが押されるとそれに呼応する電気信号 でも良い。コンデンサが放電された後、DC整流信号に よってコンデンサが十分に充電された状態に戻るように コンデンサに充電電流が供給される。次にこの充電電流 により、半導体スイッチを導通モードにするためにトリ ガ信号という形で制御信号が生成される。導通している 半導体スイッチによってコンデンサが放電される。しか しながら、AC信号の各ゼロクロス時に、半導体スイッ チ装置は瞬間的に非導通になり、DC整流信号によって コンデンサが充電される。次にこの充電電流によってト リガ信号が再生成され、半導体スイッチ装置が再び導通 Aよりかなり低い電流となり、ブロベリの固定スイッチ 50 モードになる。従って、半導体スイッチ装置が一度導通 モードとなると、再生成或いは帰還プロセスが制御信号 (例えば、トリガ信号)を生成し、半導体スイッチ装置 が導通モードに維持される。

【0017】ある実施例では、制御回路は更に、第2の電気信号に応答する第2の利得回路を含む。第2の電気信号は、制御回路の共通グラウンドと制御端子との間に信号の経路を発生させ、制御信号即ちトリガ信号をグラウンドに分流することによって帰還プロセスを阻止する。

ドとの間に接続されたコンデンサ (第2のコンデンサ) を有する初期化回路を含む。第2のコンデンサは、制御 回路のコンデンサ (第1のコンデンサ) より大きいキャ パシタンスを有する。順方向にバイアスされたダイオー ドを介して、制御端子と第2のコンデンサが接続され る。第2のコンデンサと並行に接続された抵抗は制御回 路の他の部分とともに、多数の時定数を持つ回路(「リ ューのネットワーク」)を形成する。ある実施例におい ては、リューのネットワークは状態メモリと初期化回路 との両方として機能する。初期化では(例えば、電力が 20 最初に投入された時)、リューのネットワークの第2の コンデンサは、第1のコンデンサの初めの充電電流を吸 収する大きなキャパシタンスを有する。従って、半導体 スイッチ装置を導通モードにするトリガ信号が阻止され る。結果として、リュースイッチは、初期化の時、非導 通モードに維持される。

【0019】更に、リュースイッチが導通モードの時に電力が停止した場合、所定の時間以内に電力が回復するとリュースイッチは導通モードのままであり、所定の時間以上に電力停止が続くと非導通モードとなる。所定の30時間内では、リューのネットワークは状態メモリとして機能し、電力停止前のリュースイッチの状態(オン或いはオフ)を維持する。ある実施例によれば、第2のコンデンサは、電解コンデンサと非偏極(unpolarized)コンデンサとが並行に接続されものである。

【0020】リュースイッチのある実施例において、制御回路は更に、外部信号を受信する端子を備える第2の利得回路を含む。外部信号(例えば、ボタンを押すことによって発生するトリガ信号)がないと、第2の利得回路には電流が全く流れず、高い出力インピーダンスを有40する。

【0021】本発明のある形態では、リュースイッチは 更に、整流信号を受信するために制御端子に接続された ゼロクロス検出回路を含む。このゼロクロス検出回路 は、整流信号の瞬間の大きさが所定の電圧より低い場合 以外は制御信号となるのを阻止する。ある実施例によれ ば、ゼロクロス検出回路は、整流信号の瞬間の大きさが 所定の電圧を越えた時に制御端子を共通グラウンドに短 絡するトランジスタを含む。また、ある実施例によれ ば、ゼロクロス検出回路は、整流器の出力端子と共通グ 50

18 ラウンドとの間の電圧ディバイダの出力信号によって制 御されるトランジスタによって具現される。

【0022】更に、電圧ディバイダと直列に接続された発光ダイオード(LED)及びツェナーダイオードを含むこともある。このLEDは夜光として機能し、暗い所でも電気スイッチが見えるようにする。

【0024】ある実施例では、過電流防止回路は、

(a) 電流検出器の電流を表す信号を受信して電流検出器の電流を表す電圧信号を生成する整流器と、(b)電流検出器の電流の大きさが所定値を超えると導通する関値素子とを含む。この関値素子には、シリコンダイオード、ツェナーダイオード或いは4層のショックレーダイオードを用いることができる。過電流防止回路の整流器には、ツェナーダイオード或いはダイオードブリッジを用いることができる。更に、過電流防止回路に、整流器と関値素子間に抵抗回路を設けることもできる。この抵抗回路は、過電流防止回路の温度応答を補正したり微調整する感温性素子(例えば、サーミスター或いは別の温度素子)を含む。感温性素子の温度特性を適切に選択することによって、動作環境の温度及びスイッチの温度に応じて過電流防止回路の引外し条件を自動的に調整することもできる。

【0025】本発明によれば、リュースイッチは更に、制御バスの各点で受信する多数の外部信号の任意の1つに応じてリュースイッチを制御するオプトセパレータを含むため、マルチボイントランダムコントロール機能を有する。

【0026】ある実施例によれば、リュースイッチには、ダイオードブリッジ及びサイリスタ (SCR) が含まれる。第2の実施例によれば、半導体スイッチはトライアックである。第3の実施例によれば、半導体スイッチは逆並行型サイリスタである。リュースイッチの整流回路には、SCR制御ブリッジ整流器を用いることができる。ローパスフィルター回路を半導体スイッチの信号端子に接続して、制御入力信号のショックまたはノイズ、全てのサージを吸収することによって、半導体スイッチを更に保護する。従ってシステムが安定して動作し続ける

50 【0027】それぞれのタッチパネルは、金属表面、ま

たは抵抗性材料或いは絶縁体で被覆された金属表面を有する。このタッチバネルは取り付けプレートからずれた面に取り付けることができる。例えば、タッチバネルが取り付けプレートの表面に対して窪んでいる或いは幾分突き出ている。オン用とオフ用の2つのタッチバネルを備える実施例では、タッチパネルの色や触感が異なる。【0028】本発明の別の形態によれば、このリュースイッチは、外部因子がタッチパネルに接触すると、それに応じてビープ音という形で可聴音を出すビープ回路を含む。このビープ音による応答は、リュースイッチの整10流器の出力端子と共通グラウンドとの間に直列に接続された圧電スピーカ及びツェナーダイオードによって具現することができる。このビープ回路は、どちらのタッチパネルが接触されたかを識別できる異なったビープ音を発生することもできる。

【0029】リュースイッチの制御回路において、様々な部分(例えば、利得回路、SCR制御された整流器、半導体スイッチ、または音声応答回路)は、半導体スイッチがオフ状態の時に無視できる程度のリーク電流が流れる部品が選択される。従って、リュースイッチがオフ 20 状態の時無視できる電流が流れている。

【0030】本発明の別の利点は、外部因子によって一 度接触すれば接触し続けなくてもオン或いはオフ状態を 保持する状態保持制御接触パネルにある。この保持機能 に基づいて本発明のリュースイッチはマルチポイントラ ンダムリモートコントロールシステムを備え、それに は、(a) AC電源の2線間の負荷回路に直列に接続さ れた二端子リュースイッチと、(b)リュースイッチに 接続されたオプトアイソレータであって、このオプトア イソレータが入力信号を受信する外部リモートコントロ 30 ール信号バスとAC電力線との間に電気的に高度に分離 する、該オプトアイソレータと、(c)それぞれが信号 バス上で制御信号にすることができる信号バスに接続さ れた制御機器 (例えばコンピュータ) が含まれる。リュ ースイッチは、任意の数の外部制御機器及びコンピュー タによるランダムコントロールを可能にするオン/オフ 保持機能を備える。ある実施例では、信号バスはオン信 号及びオフ信号の基準となる独立した外部共通グラウン ドを含む。別の実施例では、別々の独立した外部共通基 準グラウンドを設けて、4本線からなる外部信号バス上 40 のオンチャネルとオフチャネル間の別々の送信及び切断 を具現する。

【0031】本発明のある形態によれば、リュースイッチはオフ状態における負荷へのリーク電流がない。本発明の別の形態では、リュースイッチはオン状態の時十分に動的な動作モードで動作する。本発明のスイッチは、入力AC信号の各半周期のゼロクロス時に供給される電力で動作するため、DC電力が必要ない。従って、従来技術による電気スイッチとは異なり、リュースイッチはAC標準電源に直列に直接接続することができる。

【0032】本発明の別の利点は、リュースイッチにおける過電流が発生した時に引外す静的な回路及び自動リセット回路にある。従って、安価な個々の過電流防止が各負荷に設けることができる。各負荷ボイントの個々の過電流防止により、資産及び人体が十分に保護される。【0033】本発明の別の利点は、標準の120Vまたは220V、またはそれより高いAC電源に直接接続することができる万能型のリュースイッチにある。

【0034】本発明の別の形態によれば、初期化/リセット回路(リューのネットワーク)には、制御端子とグラウンド間のダイオードに直列に接続されたコンデンサと、コンデンサと並列に接続された抵抗とが含まれる。【0035】本発明の別の利点は、リュースイッチにおける随意選択の機能である。このような随意選択の機能には、リュースイッチ上の夜光即ち視認できる表示器がある。この夜光即ち表示器はリン酸化合物或いはイオウ化合物などの受動蛍光材料からなり得る。

【0036】ある実施例によれば、効率的なLEDがリュースイッチのゼロクロス検出回路に組み込まれている。この実施例では、LEDの順方向電圧がゼロクロス回路に対する閾値レベルとなり、LEDがスイッチの照明となる。オフ状態では、LEDに流れる電流は200μA未満である。

【0037】本発明の別の利点は、過電流引外し防止に 対するプログラム可能な動的閾値を備えるリュースイッ チにある。この閾値は、温度、負荷、環境条件、及びス イッチ自体の形状に適合する。特に、LTS特性を用い て電気回路にスマート端子を備えることができる。

【0038】本発明のタッチパネルは、人体に関連するインピーダンス効果の発見に基づくものであり、リューの接触信号相補効果(以下LTS効果)と呼ぶ。人体のインピーダンス特性から得られるLTS効果、即ち多様な環境条件でも、グラウンドに対してのインピーダンス及び等価誘導信号源の働きをする。LTS効果により、リュースイッチは、人体がタッチパネルに触れることによって、実質的に全ての環境条件で確実にスイッチをオン/オフできる。

【0039】この実施例では、タッチパネルが外部因子 (例えば人間)によって接触されると、電気経路が形成 され、LTS効果によりリュースイッチの制御回路がト リガされるように、タッチパネルがリュースイッチの制 御回路に電気的に接続される。

【0040】本発明の別の形態によれば、リュースイッチのオン及びオフの各タッチパネルが安全性を高め、正確な操作を確実にするために、異なった位置或いは異なった色、異なった形、異なった触感に形成することもできる。このようなタッチパネルは、金属または絶縁材料で被覆された導体或いは抵抗性非金属から作ることができる。本発明のリュースイッチでは、タッチパネルのオケンとオフの接触時間を変えてリュースイッチのオン動作

及びオフ動作をトリガすることもできる。ある実施例で は、タッチパネルが誤接触によってトリガするのを防ぐ ように設計されている。例えば、タッチパネルのそれぞ れの接触表面がやや凹んでいる。

【0041】本発明のある形態によれば、オペレータが 手袋をしていてもタッチパネルを操作することができ る。この機能は、緊急時及び非常に短時間に機械のある 部分を停止しなければなない時に非常に便利である。こ のような時に、オペレータが手袋をはずすことによる操 作の遅れが致命傷となることもある。本発明の別の形態 10 に説明する)を構成し、ダイオードD3及び電解コンデ では、第1のタッチパネルと第2のタッチパネルが殆ど 同時に接触された時、負荷装置の誤作動を防止するため にリュースイッチがオフ状態になる。

【0042】本発明のリュースイッチは、抵抗性負荷及 び誘導負荷、蛍光灯などの特殊な負荷、また複合負荷も 制御することができる。

【0043】本発明は、添付の図面を用いた詳細な説明 により明確になるであろう。

[0044]

に例示されるように固体スイッチ(「リュースイッ チ」)を提供する。この回路100には、直列に接続さ れるメイン半導体スイッチ1、負荷2、トリガ/制御回 路200、電磁障害(EMI)抑制器3及び3'、ヒュ ーズ4(短絡電流防止用)、電流検出装置5、AC出力 アウトレットに接続される端子6及び7、外部の入力信 号をトリガ/制御回路200に伝達するためのタッチパ ネル17及び19が含まれている。ある実施例では、リ ュースイッチ(「リュースイッチ300」)にはメイン 半導体スイッチ1、電流検出装置5、及びトリガ/制御 30 回路200が含まれる。これに負荷2を加えることによ りリュースイッチ300は電気回路100となる。

【0045】トリガ/制御回路200には、SCR制御 ブリッジ整流器8、減衰器9、第1の利得回路11、第 2の利得回路14、リミッター18及び20、初期化/ リセット回路15、ダイオードゲート13、状態メモリ /トリガ回路12、フィルター回路28及び29が含ま れる。例えば図7に示されるように、トリガ/制御回路 200の実施例では、状態メモリ/トリガ回路12には はコンデンサC4が含まれる。

【0046】制御端子113及び端子121及び122 に接続された利得回路11には、制御端子113に入力 信号が無いと、端子121と122との間に高いインピ ーダンスが存在するため、電流が全く流れない。それと は逆に、端子113に入力信号があると、端子121と 122との間のインピーダンスが低下する。制御端子1 43で信号を受信して端子141及び端子142との間 のインピーダンスを制御する利得回路14は、同様に形 路14に追加の制御端子144及び145が含まれ、そ れぞれの端子はトリガされて、端子141と共通のグラ ウンド端子142との間にインピーダンスの低い経路が できる。制御端子144により過電流状態のときに利得 回路14がトリガされ、リュースイッチ300をオフ状 態にする別の条件に応答するべく、1つあるいはそれ以 上の端子145が設けられている。

22

【0047】初期化/リセット回路15とダイオードゲ ート13とで、「リューのネットワーク」(詳細は以下 ンサC4、抵抗R8が含まれている。非偏極コンデンサ C4'をコンデンサC4に並列に接続して、以下に説明 するように素早い応答を得ることもできる。その端子間 に電力が最初に加えられた時、初期化回路15により、 リュースイッチ300を確実にオフの状態にする。

【0048】SCR制御ブリッジ整流器8には、端子8 4の制御信号によってトリガされた時に導通するSCR (「SCR1」)などのトリガ回路が含まれる。SCR 1が導通すると、メイン半導体スイッチ1も導通し、そ 【発明の実施の形態】本発明は、図1の電気回路100 20 れによりリュースイッチ300が導通モードにトリガさ れる。以下に説明するように、リュースイッチ300が 一度導通モードに入ると、リュースイッチ300は導通 モードを維持するために端子84にそれに続くトリガ信 号を供給する。メイン半導体スイッチは、例えばトライ アック或いはSCR等である。

> 【0049】またトリガ/制御回路200は随意選択と して、ゼロクロス検出器10、カップリングダイオード 50 (ゼロクロス検出器10が含まれる時のジャンパー 60の代用として)、ビープ回路21、電流検出装置5 (過電流防止のため)、過電流防止回路16、外部制御 バス400を備えるオプトアイソレーター22、外部制 御バス410を備えるオプトアイソレーター23を含む こともできる。これらの随意選択部品を含むことによっ て、高度に電気的に分離されたリレー(リュースイッチ -リレー) としてリュースイッチをマルチポイントラン ダムリモートコントロールに用いることができる。

【0050】SCR制御ブリッジ整流器8は、AC端子 81及び82、DC出力端子83、トリガ端子84、端 子87、端子85を含み、これらは制御/トリガ回路2 コンデンサC1が含まれ、初期化/リセット回路15に 40 00の共通グラウンドに接続されている。抵抗86をA C端子81及び82と直列に接続することができる。メ イン半導体スイッチ1が尊通していない時、端子81及 び82はメイン半導体スイッチ1の出力端子01及び0 2から入力AC信号を受信する。SCR制御ブリッジ整 流器8は、端子83と端子85間に整流信号(波形2と して図3に示される)を供給する。図3に示されている ように、端子83及び85の整流信号は、入力AC信号 の周波数が2倍の半波形である。

【0051】リュースイッチ300は、本発明のインピ 成されている。しかしながら、この実施例では、利得回 50 ーダンス効果の利点を利用している。この効果を「リュ る。

一の接触信号相補効果」(LTS効果)と呼び、詳細は以下に説明する。図1によれば、リュースイッチ300には、トリガ/制御回路200に電気的に接続されたタッチパネル17が含まれる。外部因子がタッチパネル17に接触すると(例えば、人間のスイッチ動作)、トリガ/制御回路200をトリガするLTS効果の結果として電気経路が生成される。図2a及び図2bを用いてこのLTS効果を説明する。

【0052】図2aは、タッチパネル (例えばタッチパ ネル17或いは19)と接触している人体を表す等価回 10 路250及び250'をそれぞれ示す。ある環境条件の 下で、この等価回路250は、グラウンドへのリーク経 路を表す約30MΩ~100MΩと幅広い範囲の等価抵 抗 (すなわち抵抗R23) によって支配されている。こ の抵抗成分のLTS効果から得られる電気信号の強さ が、図2bの曲線Saとして示されている。同様に、別 の環境状況の下では、人体によるインピーダンスは中程 度から高程度 (即ち、約30 $M\Omega$ ~300 $M\Omega$ 或いはそ れより高い)となる。この範囲では、等価回路250 は、分布リアクタンスXcを有する等価コンデンサC2 4によって支配される。この容量性成分のLTS効果か ら得られる電気信号の強さが、図2bの曲線Sbとして 示されている。このLTS効果を正しく利用するため に、トリガ/制御回路200は、利得回路11の入力ト ランジスタのエミッタ接合と共通グラウンドとの間に逆 並列に接続したダイオードを備える。

【0053】更に高いインピーダンス条件下では、人体は、300MΩ或いはそれより高いインピーダンスに達する。このような高いインピーダンスでは、周囲の漂誘電磁界から電気信号を得る誘導信号源AT26によって30等価回路250が支配される。このような電磁界は、低周波ハム信号(例えば50(100)Hz或いは60(120)Hzハム)からVHF或いはUHF帯域の信号までと幅広いスペクトルの様々な信号源から得られ、ある条件ではおそらく静電気からも得られる。誘導信号源AT26により、このような電磁界の重ね合わせから得られる電気信号が得られ、この電気信号をトリガ/制御回路200の利得回路11によって検出できる。LTS効果から得られる電気信号の強さが、図2bの曲線Scに示されている。40

【0054】図2bの抵抗R23及びコンデンサC24、誘導信号源AT26のLTS効果の3つを合わせたものが、曲線Saとして図2bに示されている。図2bに示される「不活性」領域は、トリガ/制御回路200を確実にトリガするのに不十分なパネル17での電気的強さの領域を示す。曲線Saによって示されている等価回路250のLTS効果の合わせたものの電気的信号の強さは、実質的に全て実用的なインピーダンスである「不活性」領域の上に位置する。抵抗性成分(即ちSa)は不活性領域の中に大幅に入るが、容量性成分

(即ちSb) によって直線Saが十分に不活性領域の上に保たれる。同様に、抵抗性成分及び容量性成分(即ち直線Sa及びSb) が不活性領域に入るところでは、誘導信号源成分(即ちSc) によって曲線Saが不活性領域の上に保れる。従って、合わせたLTS効果により、実質的に環境条件に左右されず、いかなる人体のインピーダンスでもリュースイッチ300を切り替えることができ

24

【0055】等価回路250'は、上記した等価回路2 50と概ね同じ方法で動作する。従ってその動作の説明 はここでは省略する。

【0056】次にリュースイッチ300の動作について 説明する。初めに即ちリュースイッチ300に最初に電 力が投入された時、状態メモリ/トリガ回路12のコン デンサC1と、初期化/リセット回路15のコンデンサ C4(及びコンデンサC4')の双方は放電された状態 である。

【0057】メイン半導体スイッチ1と負荷2にとの間 にAC電力信号が加わる (即ち電力投入) と、端子81 20 及び82はAC信号を受信する。SCR制御ブリッジ整 流器8で整流されたDC全波信号(このDC全波信号は AC信号の2倍の周波数である)が端子121と端子1 22間に発生する。状態メモリ/トリガ回路12のコン デンサC1は殆ど瞬間的に完全に充電される。電力投入 後、初めに充電電流パルスは順方向ダイオードゲート1 3を通って初期化/リセット回路15のコンデンサC4 及びC4'に分岐される。制御端子122での電圧が急 上昇して、信号が減衰器9を通過して、SCR制御ブリ ッジ整流器8のトリガ端子84に至り、半導体スイッチ 1をトリガすることはない。従って、DC全波電圧によ り、状態メモリ/トリガ回路12のコンデンサC1が完 全に充電された状態に維持される。このオフ状態では、 トリガ/制御回路200には電流が流れない。

【0058】オフ状態で人間がタッチパネル19に触れ

ると、オフ状態の帰還効果が起こる。利得回路14では、端子141と142との間に低いインピーダンスの 経路ができ、初期化/リセット回路15のコンデンサC 4及びC4'を放電し、その放電状態を維持する。放電 されたコンデンサC4及びC4'により、メイン半導体 2イッチ1をトリガする端子122へのいかなる信号も 阻止し、非導通状態が維持される。メイン半導体スイッチ1の2端子間の電圧は、十分に充電された状態でコンデンサC1に保たれる。状態メモリ/トリガ回路12に おけるコンデンサC1が完全に充電された状態に維持されるので、トリガ信号がSCR制御ブリッジ整流器84 のトリガ端子84に伝達されない。従って、メイン半導体スイッチ1にも伝達されない。従って、メイン半導体スイッチ1はオフの安定した状態のままである。

【0059】制御/トリガ回路200がオフの状態の 50 時、信号入力を受信しない限り、第1及び第2の利得回 路11及び14は共に電流が流ない状態である。利得回 路が接続されない限り、パネル17及び19は電気信号 を生成しない。加えて、SCR制御ブリッジ整流器8 は、トリガされないと電流が流れない。従って、リュー スイッチ300において、オフの状態では負荷2にリー

ク電流が流れない。

【0060】オフの状態の時、外部因子(例えば人の 手) がタッチパネル17に触れると、前述したLTS効 果によって、電気信号が第1の利得回路11の入力端子 113でリュースイッチ300に供給される。この電気 10 信号によって、利得回路11が状態メモリ/トリガ回路 12の端子121と122との間の低インピーダンスの 経路となる。結果として、状態メモリ/容量性トリガ回 路12のコンデンサC1が急速に放電され、端子121 のDC信号が端子122に供給される。たとえ、電気信 号がなくなってもコンデンサC1の充電電流でパルスが 生成され、利得回路11及びダイオードゲート13を通 ってから分流され、初期化/リセット回路15のコンデ ンサC4及びC4'が完全に充電され、SCR制御ブリ ッジ整流器8をトリガし、半導体スイッチ1が導通す る。以下に説明するように、その後、次ぎの半波でAC 信号のゼロクロス時にコンデンサC1に急速に充電され た電流により、SCR制御ブリッジ整流器8をトリガし 続けるのに十分なトリガパルスがメイン半導体スイッチ 1のトリガ端子82に発生する。この時、コンデンサC 4が十分に充電され、トリガパルスがSCR制御ブリッ ジ整流器8全体に供給される。このトリガパルスがSC R1をトリガしてメイン半導体スイッチ1が導通する。 従って、リュースイッチ300はオンの状態となり、負 が初期化される。このオン状態の帰還効果は、以下の2 つによって左右される。(a) SCR1とメイン半導体 スイッチ1が互いに導通し合い、端子121及び122 との間にコンデンサC1を放電する低インピーダンスの 経路ができ、コンデンサC1が放電状態に維持される。 (b) 入力AC信号のゼロクロス時以外は、メイン半導

【0061】ゼロクロス時にメイン半導体スイッチ1が 非導通となると、全波DC信号の次の波形が端子121 及び122の間に瞬間的に現れ、殆ど瞬間的にコンデン 40 サC1を充電する。充電電流パルスは端子122に伝わ り減衰器91を通って、SCR制御ブリッジ整流器8の トリガ端子84に至る。従って、充電電流パルスにより メイン半導体スイッチ1は導通し、入力AC信号の次の ゼロクロスまで導通状態で維持される。

体スイッチ1は導通状態に保たれる。

【0062】オンの状態の時に、人間(例えば手)がタ ッチパネル19に触れると、前述したLTS効果によっ て、電気信号が第2の利得回路14に伝達される。低イ ンピーダンスの経路が、初期化/回復リセット回路15 のリューのネットワーク間にできる。結果として、コン 50

デンサC4は低インピーダンス経路を介して急速に放電 される。ダイオードゲート13を介した低インピーダン ス経路により、制御端子122のトリガパルスを共通グ ラウンドに分流することによってオン状態の帰還効果を 阻害する。したがって、次のゼロクロスでメイン半導体 スイッチ1が非導通となった時、トリガ用パルスが不在 のため、リューのスイッチ300がオフの状態に維持さ れ、一方DC全波信号が端子121と122との間に発 生し、コンデンサC1を再充電する。完全に充電された コンデンサC1が、制御端子122にトリガパルスが発 生するのを阻害するため、次ぎのタッチパネル17の接 触まで、メイン半導体スイッチ1は導通モードにトリガ されない。

26

【0063】従って、リュースイッチ300はオフ状態 の時には電流が流れず、オン状態の時には短絡する (A C信号のゼロクロスでの短い時間を除き)。従って、リ ュースイッチ300は電源供給回路なしでも正確に動作 する。従って、従来の機械式単極スイッチと同じ方法で 動作する二端子回路固体スイッチが実現できる。

【0064】本発明によれば、リューのネットワークは 20 多数の時定数を用いるという特徴がある。例えば、図7 に示される実施例では、(a) コンデンサC4は予め決 められた大きな時定数によって速度で抵抗8によって放 電され、(b)ダイオードゲート13を通る制御端子1 22からの電流によって充電される時、コンデンサC4 は小さな時定数(上記の予め決められた時定数と比べ て)によって決められる速度で急速に充電され、(c) 利得回路 1 4 の低インピーダンス経路によって放電され る時、コンデンサC4は小さな時定数(上記した予め決 荷2に電力が供給される。加えて、オン状態の帰還効果 30 められた時定数と比べて)によって決められる速度で急 速に放電される。

> 【0065】ダイオードゲート13を介する充電におけ る小さな時定数(例えば上記(b))により、リューの ネットワークは、動的エネルギ吸収装置として働き、制 御端子122に現れる衝撃、ノイズスパイク、サージパ ルスを吸収する。従って、非常に安定したオン状態及び オフ状態のリューのスイッチ300が実現できる。リュ 一のネットワークは、タッチパネル19が接触されると 直ちにスイッチを切ることができるように、小さな時定 数をもつ第2の利得回路14によって形成される低イン ピーダンス経路を介して放電する。更に、リューのネッ トワークは理想的な安全機構を実現する。例えば、従来 の機械式電力スイッチは、スイッチが導通する(オン状 態)と、例えばヒーター、電動工具、機械等の負荷に電 流が流れる。しかしながら、電力が中断されても、負荷・ は動作モードのままである。従って、予期せずに電力が 再開すると、負荷の動作は中断されたままである。動作 モードの状態の負荷に電力が再開されると事故のもとと なり、火災、財産の損壊につながる。

【0066】リューのネットワークは、予め決められた

放電時定数をもつ抵抗R8を含む。 リュースイッチ30 Oがオン状態の時にAC電力が中断されると、コンデン サC4は抵抗値R8を介して放電される。予め決められ た時定数は、所定の時間内コンデンサC4の電荷が維持 される。この所定時間内(例えば数秒から数十秒)にA C電力が回復すると、コンデンサC4はコンデンサC1 の充電電流を完全には吸収することができず、トリガバ ルスが端子84 (図1) に至りSCR1をトリガし、リ ュースイッチ300が元のオン状態に戻る。しかしなが ら、所定の時間の後にAC電力が回復すると、リューの 10 234と237との間に信号が現れ、端子232と23 ネットワークのコンデンサC4は抵抗R8を介して実質 的に放電され、コンデンサC1の充電パルスはダイオー ドゲート13を介してコンデンサC4に分流される。結 果として、所定時間の後にAC電力が回復すると、リュ ースイッチ300はオフの状態になり恒久的にオフの状 態を維持する。従って、電力が復帰した時に、リューの ネットワークでは、予期せずに負荷の動作が再開するこ とはなく、事故や損壊を防止できる。

27

【0067】ビープ回路21がトリガ/制御回路200 に含まれている場合、このビープ回路21はリュースイ 20 ッチ300のスイッチの切り替えを示す。

【0068】過電流防止回路16がトリガ/制御回路2 00に含まれている場合、この過電流防止回路16は電 流検出器5における電流を監視し、電流検出器5におけ る電流が予め決められた閾値を超えると、利得回路14 の入力端子144に出力制御信号を与える。前述したよ うに、端子144の制御信号はリュースイッチ300の オンの状態を阻止する。

【0069】オプトアイソレーター回路22或いは23 がトリガ/制御回路200に含まれている場合、リュー 30 スイッチ300をマルチポイントランダムコントロール システムに使用することができる。 図1 に示されている ように、オプトアイソレーター回路22は入力端子22 3及び224、225と、出力端子221及び222、 226、228を備える。 端子225は外部基準グラウ ンドに接続され、端子221及び226はそれぞれ端子 121及び122を介して利得回路11に接続されてい る。端子222及び228は端子141及び142(ま た共通グラウンド)を介してそれぞれ利得回路14に接 続されている。端子223と225との間に信号(AC 40 或いはDC) が現れると、端子221と226との間に 光学的に分離された低インピーダンスの信号経路がで き、前述したように、リュースイッチ300をオン状態 にトリガする。同様に、端子224と225との間に信 号が現れると、端子222と228との間に光学的に分 離された低インピーダンスの経路ができ、リュースイッ チ300がオフの状態にトリガされる。オプティカルア イソレーターを用いると、出力端子221及び222、 226、228が非常に高いインピーダンスによって入 力端子223-225から分離される。

【0070】オプトアイソレーター回路23はオプトア イソレーター回路22と類似するが、追加の外部グラウ ンド端子237を備え、端子223と235との間、2 34と237との間、231と236との間に高度に分 離された電気的経路ができる点が異なる。端子233と 235との間に信号 (AC或いはDC) が現れると、端 子231と236との間に光学的に分離された低インビ ーダンスの信号経路ができ、上記したようにリュースイ ッチ300がオンの状態にトリガされる。同様に、端子 8との間に光学的に分離された低インピーダンスの経路 ができ、リュースイッチ300をオフ状態にトリガす

【0071】リュースイッチ300の幾つかの実施例を 以下に説明する。図面間の参照を容易にするために、図 1に用いられた参照数字と対応する図4-図13に用い られた参照数字は、図1に示された素子或いは端子を表 す。

【0072】図4は、本発明の一実施例である回路45 0を示し、連結されたSCR-ダイオードブリッジ回路 (1、8) の中にSCR制御ブリッジ整流器8及びメイ ン半導体スイッチ1が含まれる。図4を参照すると、図 1のSCR制御ブリッジ整流器8及びメイン半導体スイ ッチ1の機能が、ダイオードブリッジBZ1及びSCR 1によって具現されている。状態メモリ/トリガ回路1 2は、直列につながれた抵抗R3及びコンデンサC1に よって具現されている。 リミッター18及び20は、抵 抗R1及びR2によって具現されている。利得回路11 及び14は、NPNバイポーラトランジスタT1及びT 2によって具現されている。減衰器9は抵抗R4によっ て具現されている。

【0073】オフ状態の時、整流信号が端子83と85 との間に現れ、コンデンサC1が充電される。人間がタ ッチパネル17に触れると、LTS効果によって接触信 号が発生し、NPNトランジスタ17が導通する。 導通 したトランジスタT1によってコンデンサC1が放電さ れ、端子87のDC全波信号が端子92に送られる。抵 抗R4を介して、DC全波信号がSCR1のゲート端子 G1に至り、SCR1を導通状態にトリガする。導通し ているSCR1によって、端子01と端子02との間 (即ち、メイン半導体スイッチ1)が短絡し、負荷2に AC信号が供給され、コンデンサC1が放電された状態 に保たれ、ダイオードブリッジBZ1の2つの順方向バ イアスの電圧降下と順方向バイアスのSCR 1の電圧降 下との和に等しい電圧降下 (Vsat-on) が起こる (即ち 2.4~4.0V)。AC信号がゼロクロス時に、SC R1が遮断され、次ぎのAC信号の全波形によってコン デンサC1が充電され、SCR1を元の状態にトリガす る充電電流が供給される。導通したSCR1によって再 50 び負荷2にAC信号が送られる。この帰還プロセスの再

牛成によって、リュースイッチ300がオンの状態に保 たれる。人間がタッチパネル19にふれると、LTS効 果による接触信号はNPNトランジスタT2を導通さ せ、端子92が共通グラウンドに短絡し、上記した帰還 プロセスが妨害され、リュースイッチ300がオフの状 態となる。

【0074】図5に示されている本発明の別の実施例で ある回路500は、回路450に実質的に同一である が、回路450のNPNトランジスタT1の代わりに回 路450ではNPNトランジスタT11が含まれる。そ 10 は非導通)との間のインピーダンスが高くなった後、S の他は、回路500の動作が上記した回路450の動作 と実質的に同じである。

【0075】回路450及び500には幾つかの欠点が ある。第1に、オン状態の電圧降下(2.4-4.0 V) が比較的大きいため、リュースイッチ300におい て比較的大きな電力が消費され、正しい大電流動作のた めのヒートシンクが必要であり、負荷2にかかる電圧が 減少する。第2に、回路450及び500において、A C電源に初めに接続された時、リュースイッチはオンの 状態に初期化される。

【0076】オン状態の電圧降下(Vsat-on)を最小に するために、図6 a及び図6 bに示されるように、半導 体スイッチ1にトライアック或いは逆並列型のSCRを 用いることもできる。図6 a は本発明の一実施例である 回路600を示し、メイン半導体スイッチ1にトライア ック601が用いられている。 図6 a に示されるよう に、端子B13及びB14(即ち図1の端子81及び8 2) のダイオードブリッジBZ1がそれぞれゲート端子 G及び第2のアノードMT2に接続されている。トライ アック601のゲート端子を保護するめに電流を制限す 30 る抵抗86を端子B13或いはB14のどちらかのダイ オードブリッジBZ1のトライアック601との間に直 列に接続することもできる。オンの状態の時、オンの状 態の電圧降下 (Vsat-on) は0.8から1.6ボルトの 間となる。端子GとMT2 (SCR1非導通)との間の インピーダンスが高くなった後、AC信号のゼロクロス でトライアック601がオンになる。

【0077】図6 bは本発明の実施例である回路620 を示し、メイン半導体スイッチ1は回路602によって 具現され、この回路602は逆並行型のSCR(即ち、 SCR2とSCR3) によって具現されている。回路6 02におけるそれぞれのSCRには、SCR制御ブリッ ジ整流器8のSCR1より高い電流を流すことができ る。 図6 a に示されるように、 ダイオードブリッジ B Z 1の端子B13及びB14 (即ち、図1の端子81及び 82)は、それぞれゲート端子13及び12に接続され ている。図6 aの回路600におけるように、電流を制 限する抵抗86を端子B13及びB14のどちらかのダ イオードブリッジBZ1と逆並行型ダイオードSCR2 とSCR3との間に直列に配置して、ゲート端子G2及 50 コンデンサC1より非常に大きいキャパシタンスを有す

びG3を保護することができる。オン状態の時に、SC R3のカソードK3とSCR2のカソードK2との間に トリガ電流が生成され、SCR3のゲート端子G3、ブ リッジ整流器BZ1、SCR1、SCR2のゲート端子 G2とによって形成された経路をそれぞれ流れる。この トリガ電流によって、SCR2及びSCR3が交互に導 通状態になる。オン状態の時の電圧降下(VSAT-ON)は 約1 Vである。メイン半導体スイッチ1がAC信号のゼ ロクロスでオフ状態となり、端子G2とG3 (SCR1 CR2及びSCR3は非導通状態になる。

【0078】回路600及び620において、トライア ック601及びスイッチ装置602のSCR2及びSC R3等を用いた場合に負荷2に流れる得る電流を、図4 及び図5の回路450及び500の対応する電流に容易 に適用できる。更に、リュースイッチ300のオン状態 の電圧降下が低いことから、上述した回路450及び5 00と比べて、同じ電流負荷における電力散逸が減少す る。

【0079】図7は本発明の別の実施例である回路70 20 0を示し、初期化回路/電力回復リセット回路15及び ダイヤルゲート13が具現されている。ダイオードD 3、抵抗R8、コンデンサC4及びC4'によって具現 された初期化回路/電力回復セット回路15及びダイヤ ルゲート13は、以下リューのネットワークと呼ぶ。 更 に、減衰器9は抵抗R4及びR6から構成される電圧デ バイダによって具現されている。回路700において、 利得回路14は、抵抗R15及びPNPトランジスタT 3、NPNトランジスタT2を含む補足的な縦続増幅器 によって具現されている。SCR制御ブリッジ整流器8 及びメイン半導体スイッチ1は、回路600に類似の回 路によって具現されているが、コンデンサC6及び抵抗 R7より構成される側路フィルターがトライアック60 1のゲートターミナルに設けられている点が異なる。利 得回路11及び状態メモリ/トリガ回路12は、上記し た回路450と同様に設けられている。フィルター回路 28及び29のそれぞれは、ダイオード (D1或いはD 2)と並行に接続されたコンデンサ (C2或いはC3) によって具現されている。フィルター回路28及び29 のそれぞれにおいて、ダイオード (例えばD1) が、利 得トランジスタ (例えばトランジスタT1) のエミッタ 接合に逆並行に接続されている。この構成では、ダイオ ードは以下の3つの機能を果たす。(a)LTS効果の 分布容量性成分(Sb)を増加するための負の経路の供 給。(b) 利得トランジスタのエミッタ接合の保護。 (c) LTS効果の等価誘導信号源成分(Sc) におけ る頂点の検出。

【0080】回路700において、リューのネットワー クのコンデンサC4は、状態メモリ/トリガ回路12の

る。この実施例において、コンデンサC4に分極分解コ ンデンサを用いることができる。電解コンデンサは寄生 インダクタンスを有するため、リューのネットワークに は非分極コンデンサC4'を用いてリューのネットワー クの応答時間を速くする。

31

【0081】初めに、即ちリュースイッチ300にAC 電力信号が初めに加えられた時、コンデンサC4及びC 1は放電される。前述したように、端子83と端子85 間の整流信号のゼロクロス後に、コンデンサC1は瞬間 的に完全に充電される。しかしながら、コンデンサC4 10 ネットワークのリューの機能は、所定時間内に電力が復 は比較的放電された状態であることから、コンデンサC 1の充電電流が順方向にバイアスされたダイオードD3 を介して分流され、コンデンサC4に充電されるため、 減衰器9の入力端子92に十分なトリガ電流パルスが現 れない。 したがって、 リュースイッチ300はオンの状 態にトリガされない。 リュースイッチ300がオフの状 態の時、前述したように、トリガ/制御回路200には 電流が流れない。利得回路11及び14におけるリーク 電流はnA (ナノアンペア) の範囲であるため無視でき る。リュースイッチ300がオフ状態の時、抵抗R8に 20 よってコンデンサC4は実質的に放電された状態に保た れる。従って、初期化回路15によって更にオフ状態が 安定し、減衰器9の入力端子122が共通グラウンドよ り高いダイオード1個分の電圧降下(即ち約0.7V) より高くは保たれない。従って、リュースイッチ300 が、AC信号の瞬間的なサージ或いはタッチパネル17 の偶発的な瞬間的接触によってトリガされることはな 61.

【0082】前述したように、人間がタッチパネル17 に触れると、コンデンサC1は放電され、整流信号がト ランジスタT1による低インピーダンス経路を介して端 子121と端子122間に送られる。この信号は減衰器 9によって減衰されるが、SCR制御ブリッジ整流器8 のSCR1をトリガするのには十分であり、メイン半導 体スイッチ1がトリガされて導通状態になる。 前述した オン状態の帰還プロセスがリュースイッチ300をオン 状態に維持するため、コンデンサC4が安定した電圧に 保たれる安定した状態となる。このとき、導線6及び7 にかかるAC電力信号が、突然中断されると、コンデン サC4は、コンデンサC4のキャパシタンス及び抵抗R 40 8の抵抗値によって決められる時定数に応じて抵抗R8 を介して放電される。従って、これらの値を適切に選択 することによって、所定の時間内に電力が回復した場 合、リュースイッチ300がオン状態に復帰することが できる。即ち、オンの状態メモリが機能する。しかしな がら、所定時間の後に電力が回復すると、コンデンサC 4は放電状態である。前述したように、放電されたコン デンサC4はコンデンサC1の充電パルスを吸収するこ とができるため、安定したオフ状態が作られる。従っ

触されるまでオフ状態に保たれる。

【0083】一定時間オン状態に保ちその後オフ状態に リセットする機能は、高い安全性を提供することができ る。(以下「リューの機能」と呼ぶ)。悲惨な結果とな る事故の多くは、電気器具或いは機械が停電によって動 作状態のまま放置された場合に起こる。即ち電力が回復 した時、これらの器具或いは機械は注意が払われないま ま動作が再開され、電気器具の損壊事故及び火災或いは 人身事故につながる場合が多い。しかしながらリューの 帰した場合にのみ、電気器具或いは機械の動作が再開さ れ、動作が継続される。しかし、所定時間を過ぎた場合 にはオフ状態にリセットされる。従ってリューの機能 は、短時間の頻繁な電力の中断時にもオン状態を維持す

【0084】フィルター回路28のコンデンサC2或い はC2'と、抵抗R1及びオペレータの等価インピーダ ンスとで、ローパスフィルターを形成し、タッチパネル 17からの高周波の電磁干渉及び整流信号のサージによ る利得回路11からのノイズを排除する。ダイオードD 1は以下3つの機能を果たす。(a)LTS効果の誘導 成分(Sc)を高めるRF頂点の検出器となる。(b) 負の半周期信号電流を整流することにより、LTS効果 の容量性成分(S_b)に対するタッチパネルの接触感度 を高める。(c)利得回路の入力端子を保護する。フィ ルター回路29のコンデンサC3は、前述したコンデン サC2或いはC2'と同様に機能する。

【0085】抵抗R5と、トライアック601のゲート 端子Gに接続された抵抗R7及びコンデンサC6とによ って、動作時にサージを防止し、トライアック601の ループ端子Gへの高周波ノイズを抑制する。更に、直列 につながれたEMI抑制器3及び3'(図1参照)によ って電磁干渉及びノイズがフィルタリングされ、これら の抑制器には、第2鉄合金のソレノイド及びキャパシタ ンスを有するフェライト芯によって形成されるLC回 路、或いは市販されているモノリシックEMIフィルタ ーを含む種々の形態のローパスフィルターを用いること ができる。

【0086】図8-図10は、本発明の実施例である回 路720、740、760を示し、それぞれの回路は図 7の回路700の変更例である。回路720は、コンデ ンサC2、及びダイオードD1、によるフィルター回路 28、及びPNPトランジスタT11による利得回路1 1を含む。図9の回路740は、図7の回路700に実 質的に同一であるが、図6 bの回路620のようにメイ ン半導体スイッチ1として逆並行型SCR2及びSCR 3が用いられている点が異なる。図10の回路760は 図8の回路720に実質的に同一であるが、図6 bの回 路620と同様にメイン半導体スイッチ1として逆並行 て、リュースイッチ300はタッチパネル17が再び接 50 型SCR2及びSCR3が用いられている点が異なる。

【0087】図11は、リミッター(例えばリミッター 20) の回路800及び810、820をそれぞれ示し ている。回路800には抵抗R40が含まれている。回 路810には、コンデンサC42がリミッターとして含 まれている。回路820では、コンデンサC45と抵抗 R44が直列に接続されている。

【0088】図12は回路900のシステムブロック図 を示し、本発明の過電流信号処理回路16を表してい る。回路900には、電流-電圧変換装置(AVC) 905を備えるリミッター、リプルフィルター906、 自動温度補正/過電流トリップ値追従型温度特性回路9 07、過電流トリッププリセット回路908、閾値回 路、ORゲート903が含まれる。コンデンサC42及 びC45は、金属或いは導体のタッチパネルの表面に誘 電体或いは抵抗物質を被覆することによって具現でき

【0089】AVC5には、変流器即ち分流素子、或い は別のタイプの電流一電圧変換素子が利用できる。AV C5の電流側端子は、AC電力線6と7との間のリュー 20 スイッチ300及び負荷2、フューズ4に直接接続され ている。

【0090】負荷2の電流 (主電流) を表すAVC5の 出力信号が、AC-DC変換器即ち整流器904(例え ば、半波整流器、全波整流器、全波ブリッジ整流器)に 接続される。この整流された信号はレギュレータ/リミ ッター905によって調整され、リプルフィルター90 6によって平滑化される。こうして得られたDC信号 は、主電流を表す。温度自動補正回路907は、一連の 特性曲線(iot-T曲線)に従う感温性のトリッピン 30 グ値に応じてDC信号を調整するために設けられる。こ の温度補正されたDC信号は、次に電圧ディバイダ90 8によって減衰され、所定の過電流トリッピング値のた めの閾値素子のセットに接続される。過電流状態となる と、過電流信号が端子144でORゲート903に送ら れ、第2の利得回路14をトリガし、保護のためにリュ ースイッチ300がオフ状態になる。バックアップ入力 端子145は、リュースイッチ300をオフにするため の1つ或いはそれ以上の動作信号を受信する。 追加の保 護機能に自動ブレーカー機能が必要な場合は、追加のバ 40 ックアップ信号入力をORゲート903の追加の入力端 子として備えることもできる。

【0091】図13-図15のそれぞれは、リュースイ ッチ300に用いることができる3つの静的な過電流が かかった時に引外す回路910及び920、940は具 現を示す。回路910及び920、940によって例示 したようにリュースイッチ300に過電流防止を設ける ことによって、非常に低価格な分岐単極スイッチ (br anch single pole switch) & なる。従って、多数の電気回路が1つの電気回路の過電 50 流が得られる。回路920において、逆方向バイアスさ

流による影響を受ける従来技術の課題であった過電流防 止のシステムの欠点が解消され、安全性が大幅に高ま

【0092】回路910には、小電流変流器TFが電流 検出器5として含まれる。変流器よりむしろ電流検出器 として、分流素子或いは別の電流-電圧変換素子を用い ることができる。変流器TFにおいて、一次コイルTF 1にはメイン半導体スイッチ1の電流が流れ、一方二次 コイルTFにはコイルTF1の電流に比例するAC電流 5、AC-DC変換器即ち整流器 904、レギュレータ 10 信号が発生する。ツェナーダイオード 24及びコンデン サC7、及びR12が、増倍電圧半波整流器を構成す る。ツェナーダイオード24は、得られる半波整流信号 の振幅の調整及び制限をし、信号が整流器D10を介 し、メイン半導体スイッチ1に流れる電流を表すDC電 圧信号が端子902に送られる。 コンデンサC8及び抵 抗ネットワーク907(抵抗R9及びR11、感温性抵 抗R10及びR18からなる) によってフィルターがか けられ減衰されたこのDC電圧信号が、シリコンダイオ ードD5を介して入力信号としてリュースイッチ300 の利得回路14に送られる。抵抗ネットワーク907に おける抵抗の適切な抵抗値を選択して、リュースイッチ 300に好適な過電流引外し値を選択できる。

> 【0093】過電流閾値に達すると、抵抗R14及びダ イオードD4 (図13参照) によって正帰環が確立さ れ、利得回路14によってリュースイッチ300がオフ の状態になる。回路910によって過電流に対する感度 が高められる。

【0094】シリコンダイオードD5の順方向バイアス の電圧降下が負の温度係数をもつ。(即ち、温度が高く なると、ダイオードD5のその端子間の順方向バイアス の電圧降下が減少する)。従って、温度が高くなると、 ダイオードD5の引外し閾値が低くなる。 感温性素子 (例えば、サーミスターR10及び/またはR10') によって、温度に依存する過電流引外し接点の動特性が 得られ、温度変化に対する更なる引外し閾値の補正及び 微調整が可能となる。こうすることによって、温度補正 或いは適応性過電流防止を達成することができる。即 ち、環境温度及びスイッチ温度が変化すると、リュース イッチ300の引外し値が自動的に変わる。従って、リ ュースイッチ300は高い保護機能を有し、リュースイ ッチ300に取り付けられた電気的ネットワーク或いは 電気器具、人体、リュースイッチ300自体を保護す る。

【0095】もちろん、他の感温性素子を用いても同じ ような結果を得ることができる。

【0096】図14に示される回路920は、図12の 回路910の変更例である。図14における回路920 には、電流検出器5の中心にタップを備えた二次コイル TF2を用い、ダイオードD6及びD7によって全波整 れたツェナーダイオードD5及び負荷抵抗R13によっ て閾値成分が得られる。

35

【0097】図15に示される回路940は、図12の 回路910の変更例である。図13における回路940 には、ダイオードブリッジ整流器BZ2が設けられ、電 流検出器5の二次コイルTF2に電圧信号の全波整流が 生成される。回路940においては、素子TE1によっ て閾値成分が得られるが、例えば、PNPN型の4層シ ョックレーダイオード及び負荷抵抗R13を用いること もできる。

【0098】図16及び図17には、随意選択のゼロク ロス回路1000及び1050がそれぞれ例示されてい る。 図16に示されているように、回路1000には、 SCR制御ブリッジ整流器8の端子83と85との間に 直列に接続された(即ち、リュースイッチ300の共通 グラウンドに接続された) 抵抗R16及びR15によっ て構成される電圧ディバイダと、ベース端子が電圧ディ バイダの出力信号Vыによって制御されるNPN型トラ ンジスタT4とが含まれる。リュースイッチ300がオ フ状態の時、NPN型トランジスタT4が導通すると、 低インピーダンス経路ができ、SCR1のゲート端子G 1のトリガ信号が共通グラウンドに短絡する。 閾値電圧 Vthresを越えるとNPN型トランジスタT4が導通 し、G1がトリガされなくなる。図16は、図7に示さ れたように具現された状態メモリ/トリガ回路12、減 衰器9、SCR制御ブリッジ整流器8、メイン半導体ス イッチ1を示している。 カップリングダイオードD50 によって、SCR制御ブリッジ整流器8の端子83とト リガ/制御回路12の端子121とが接続されている。 図18は波形1及び2を示し、それぞれが閾値電圧V thres及びSCR1のゲート端子G1のトランジスタT 4の出力インピーダンスである。

【0099】図17の回路1050において、回路10 00の抵抗値R15及びR16からなる電圧ディバイダ が、直列に接続されたツェナーダイオード 21、随意選 択の発光ダイオードLED1、抵抗18及び抵抗17か らなる電圧ディバイダに置き換えられている。導通する と、ツェナーダイオードZ1間の電圧降下が比較的一定 であるため、より正確なゼロクロス閾値電圧Vthresを 9V~19Vの範囲の電圧から選択することができる。 暗い所でも視認できるように、リュースイッチ300に LED1が含まれている。この夜光機能は、トライアッ ク或いは逆並行SCRによってメイン半導体スイッチを トリガするには不十分な200µAの電流より低い電流 しか必要とせず、リュースイッチ300を照明用のスイ ッチとして用いる時に特に便利である。

【0100】また図16及び図17は、小さく単純で低 価で安定した、電流漏れのないビープ回路21を示し、 この回路は、接続点A及び共通グラウンドとの間に直列 に接続されたツェナーダイオードZ2及び圧電スピーカ 50 み込まれているため、防止装置による保護を必要としな

素子PEとによって具現されている。接続点Aの電圧が 実質的に共通グラウンド (即ち、リュースイッチ300 のオン状態) から、高いDC電圧 (即ちリュースイッチ 300のオフ状態) まで上昇すると、ブレークダウン電 流がZ2を通って容量性発電素子PEが急速に充電さ れ、可聴音が発生する。このような可聴音は、急激な電 圧変化の起こる任意の2接点間にツェナーダイオード2 2及び圧電素子PEを接続することによって実現するこ とができる。このビープ音は、リュースイッチ300の 10 スイッチが切り替わる時、圧電スピーカ素子PEから発 生する。従って、ビープ回路21は、リュースイッチ3 00が切り替えられる時、オペレータの操作に応じて音 を発生することができる。

【0101】図19及び図20は、図1に関連して説明 したように具現された、マルチポイントランダムリモー トコントロール固定スイッチ/リレーとして用いるリュ ースイッチ300に接続されたオプトアイソレータ回路 22及び23の具体例1100及び1150である。光 学的分離を用いて、(外部共通グラウンド端子225に 対する)回路1100の端子223の入力制御信号は、 20 最大数千ポルト、端子221と226(オンーチャネ ル)間の出力信号と分離され、また同様に、(外部共通 グラウンド端子225に対する)224の入力制御信号 も、端子222と228 (オフーチャネル) 間の出力信 号から分離されている。同様に、(高度に分離された外 部グラウンド端子235に対する)回路1150の端子 233の入力制御信号は、最大数千ポルト、端子231 と236 (オンーチャネル) 間の出力信号と分離され、 また同様に、(高度に分離された外部グラウンド端子2 30 37に対する) 234の入力制御信号も、端子232と 238 (オフーチャネル) 間の出力信号から分離されて いる。従って、端子223及び224の信号、及び外部 共通グラウンド端子225の信号は、制御信号を発生し 得る全ての装置を接続することができる3線からなるバ ス400で送られる。 図21に示されているように、3 線からなる制御バス400を利用して、外部機器による マルチポイントランダムリモートコントロールを固体ス イッチ1200を介して負荷2aに送る。同様に、端子 233及び234の制御信号、及び外部共通グラウンド 40 端子235及び237の制御信号も、制御信号を発生し 得る全ての装置を接続できる4線からなるバス410で 送られる。図22に示されているように、4線からなる 制御バス410を用いて、マルチポイントランダムリモ ートコントロールを固体スイッチ1201を介して負荷 2 bに送る。

【0102】図13は本発明による実施例の回路130 0を示し、図1の様々な機能回路を具現して組み合わせ たものである。

【0103】リュースイッチ300には過電圧防止が組

い。この組み込み過電圧防止は、例えば、図7を引用し、 て例示することができる。オフ状態の時に過電圧状態が 発生すると (例えば、AC信号の大きな電圧サージの 時) トランジスタT1のコレクタ端子とエミッタ端子と の間の整流全波形DC信号がトランジスタT1のブレー クダウン電圧を越えてトランジスタT1が導通する。ト ランジスタT1が導通するとコンデンサC1が放電され る。トランジスタT1に流れる電流によってトリガパル スが供給され、減衰器9を介してSCR1をトリガす 短絡し、次ぎにトライアック601をトリガして導通状 態にする。従って、リュースイッチ300がオンの状態 となり、リュースイッチ300にかかる電圧が導通して いるトライアック601にかかる電圧まで降下する。従 って、前述した帰還プロセスを再発生し、例えばタッチ パネル19に接触する外部因子によってリュースイッチ 300がオフ状態になるまで、リュースイッチ300の オンの状態が維持される。トランジスタT1のブレーク ダウン及びトライアック601の導通がマイクロ秒以下 で起こり、トライアック601の導通により半導体スイ ッチの2端子間が短絡し、リュースイッチ300間の電 圧降下を実質的に排除できる。また、トランジスタT1 のブレークダウン電流が減衰器9の抵抗によって制限さ れるため、リュースイッチ300の端子間に発生する過 電圧はリュースイッチ300に損害を与えるには時間が 短か過ぎる。従って、AC信号に過電圧状態が持続して も、リュースイッチ300は防止装置による保護を必要 としない。防止装置による保護を必要とせず、損傷した 防止装置の取り替え費用も削減できる。従って、リュー スイッチ300は従来の固体スイッチと比べ相当にコス 30 トを削減することができる。

【0104】従って、本発明は、安定したオフ状態の時 電流を必要としない、またスイッチを動作させるのにも 電力を必要としないスイッチを提供する。更に、本発明 は、過電圧防止のための防止装置を必要としない固体ス イッチを提供する。

【0105】本発明の範囲内で様々な変更が可能であ る。例えば、リュースイッチ300の利得回路には(例 えば利得回路11及び14)ある種のJ-FET、また はMOS-FET、ダーリントンバイボーラ、または別 40 現している。 の集積回路またはオペアンプなどの別の利得素子を利用 することができる。また、メイン半導体スイッチ1に も、例えば、あるIGBT、GTO、MCT、V-MO S、D-MOS、パワーバイポーラ、または別の二方向 性トリオードサイリスタを利用することができる。

【0106】上記した本発明の特定の実施例を例示する ための上記の説明は本発明を制限するものではない。ま た本発明は請求の範囲によってのみ限定される。

[0107]

【発明の効果】

【図面の簡単な説明】

【図1】電気回路100のシステムブロック図を示し、 この電気回路100には本発明に基づいた固体スイッチ (リュースイッチ300)における制御回路200が含 まれている。

【図2】 a及びbからなり、aは、タッチパネル (即ち タッチパネル17或いは19)と接触する人体をそれぞ れ表す等価回路250及び250'を示す。bは、特性 曲線Sa、Sb、Sc、Sdをそれぞれ示し、それぞれ る。SCR1が尊通するとダイオードブリッジBZ1に 10 は抵抗成分(リーク成分)、分配されたキャパシタンス 成分、等価誘導信号源成分、及び人体のインピーダンス によるLTS効果の合計である。

> 【図3】波形1-4を示し、波形1は、固体スイッチ3 00がオン状態の時の負荷2にかかる電圧を示し、波形 2は、固体スイッチ300がオフ状態の時の端子83と トリガ/制御回路200の共通グラウンド間にかかる電 圧を示し、波形3は固体スイッチ300がオフ状態の時 の負荷2にかかる電圧を示し、波形4はリュースイッチ 300がオン状態の時の波形1のゼロクロスでの電圧波 20 形の310及び310'を含む端子01と02間の電圧 を示す。

【図4】本発明の実施例である回路450を示し、SC R制御ブリッジ整流器8及びメイン半導体スイッチ1が 1つのSCRダイオードブリッジ回路(1、8)によっ て具現され、利得回路11がトランジスタT1によって 具現されている。

【図5】本発明の実施例である回路500を示し、SC R制御ブリッジ整流器8及びメイン半導体スイッチ1 が、1つのSCRダイオードブリッジ回路(1、8)に よって具現され、第1の利得回路11がトランジスタT 11によって具現されている。

【図6】a及びbからなり、aは本発明の実施例である 回路600を示し、メイン半導体スイッチ1はトライア ック601によって具現されている。bは本発明の実施 例である回路620を示し、メイン半導体スイッチ1が 逆並行型SCR602 (SCR2及びSCR3) によっ て具現されている。

【図7】本発明の別の実施例である回路700を示し、 リューのネットワーク13、15を含む初期化回路を具

【図8】bは本発明の実施例である回路720を示し、 図7の回路700の変更例である。

【図9】本発明の実施例である回路740を示し、図7 の回路700の変更例である。

【図10】本発明の実施例である回路760を示し、図 7の回路700の変更例である。

- 【図11】a-cよりなり、aは、リミッターの実施例 (即ち回路800における図1のリミッター18或いは 20) である。bは、リミッターの実施例(即ち回路8

50 10における図1のリミッター18或いは20)であ

39 る。cは、リミッターの実施例 (即ち回路820におけ る図1のリミッター18或いは20)である。

【図12】本発明の過電流信号処理回路16のシステム ブロック図を含む過電流防止回路900を示す。

【図13】リュースイッチ300の回路910であり、 電流検出器5及び過電流防止回路16を示す。

【図14】リュースイッチ300の回路920を示し、 電流検出器5及び過電流防止回路16を示す。

【図15】 リュースイッチ300の回路940を示し、 電流検出器5及び過電流防止回路16を示す。

【図16】図1のゼロクロス検出回路10を具現するの に好適なマイクロ電流ゼロクロス回路1000を例示す

【図17】図1のゼロクロス検出回路10を具現するの に好適なマイクロ電流ゼロクロス回路1050を例示す る。

【図18】波形1及び2を示し、波形1は閾値電圧V thres、波形2はトランジスタT4の動作によるSCR 1のゲート端子G1でのインピーダンスである。

【図19】図1に関連して記載したように、リュースイ 20 23 4線制御バスオプトアイソレーター ッチ300に接続された図1のオプトアイソレータ回路 22の実施例1100を示す。

【図20】図1に関連して記載したように、リュースイ ッチ300に接続された図1のオプトアイソレータ回路 23の実施例1150を示す。

【図21】3線からなる制御バス400を用いての固体 スイッチ1200を介した外部機器による負荷2aのマ ルチポイントランダムコントロールの具現、及びリュー スイッチの制御バスと電力線との高度な分離を具現を示 す。

【図22】4線からなる制御バス410を用いての固体 スイッチ1201を介した外部機器による負荷2bのマ ルチポイントランダムコントロールの具現、及びリュー スイッチの制御バスと電力線との高度な分離を具現を示

【図23】本発明の一実施例である回路図1300を示 す。

【符号の説明】

1 メイン半導体スイッチ

2 負荷

3 電磁障害抑制器

4 ヒューズ

5 電流検出器

6、7 端子

8 SCR制御ブリッジ整流器

9 減衰器

10 ゼロクロス検出器

11 第1の利得回路

10 12 状態メモリ/トリガ回路

13 ダイオードゲート

14 第2の利得回路

15 初期化/リセット回路

16 過電流防止回路

17、19 タッチパネル

18 第1のリミッター

20 第2のリミッター

21 ビープ回路

22 3線制御バスオプトアイソレーター

28、29 フィルター回路

86 抵抗

50 カップリングダイオード

200 トリガ/制御回路

300 リュースイッチ

400、410 外部制御バス、

450 回路

500 回路

600、620 回路

30 700、720、740 回路

900、910、920、940 過電流引外し回路

1000、1050 ゼロクロス回路

1100、1150 オプトアイソレータ回路

1200、1201 固体スイッチ

AT26、AT36 誘導信号源

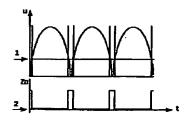
Sa 抵抗性成分

S_b 容量性成分

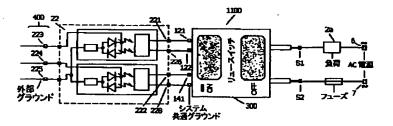
Sc 誘導信号源成分

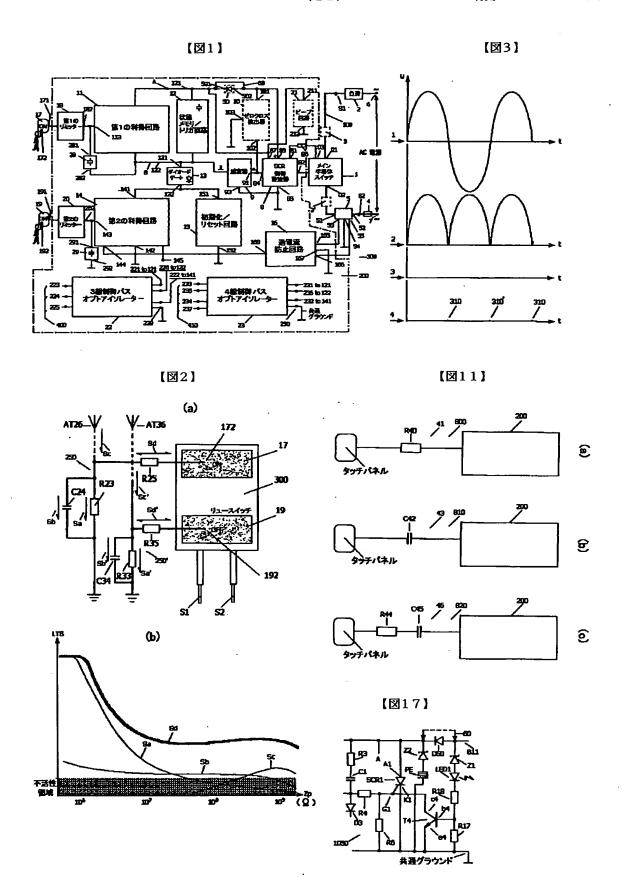
Sa LTS効果の3つを合わせたもの

【図18】

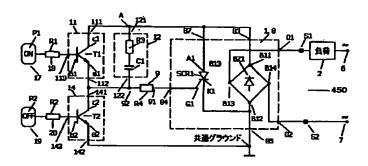


【図19】

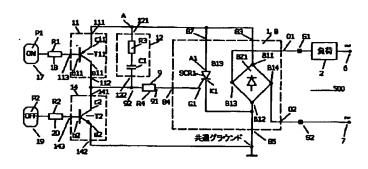




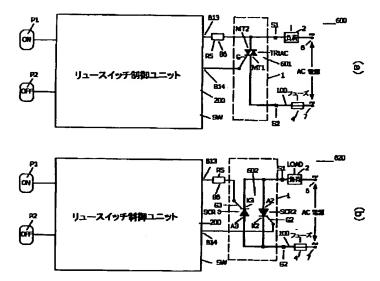
【図4】



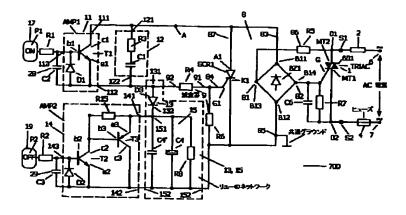
【図5】



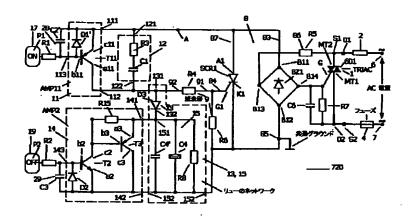
【図6】



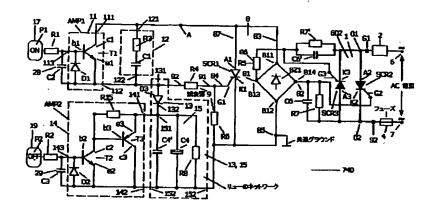
【図7】



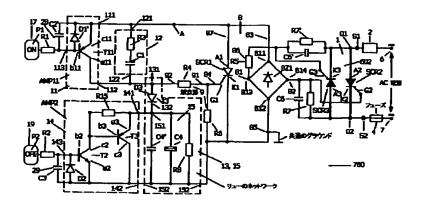
【図8】



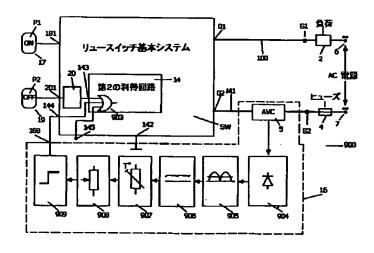
【図9】



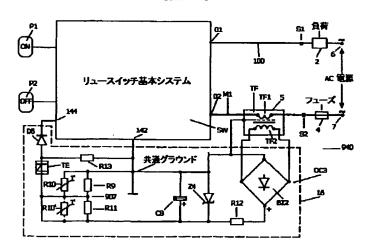
【図10】



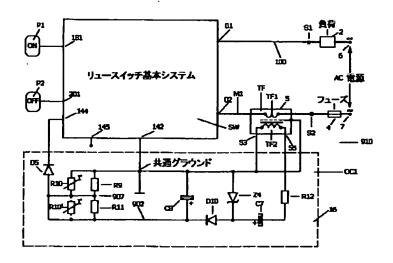
【図12】



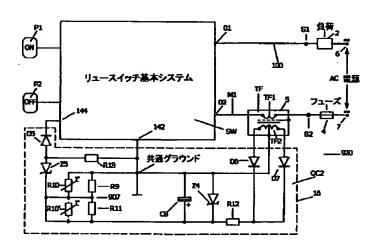
【図15】



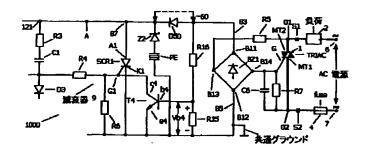
【図13】



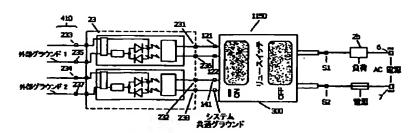
【図14】



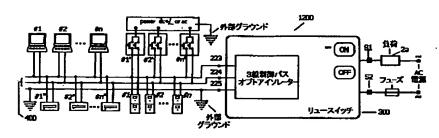
【図16】



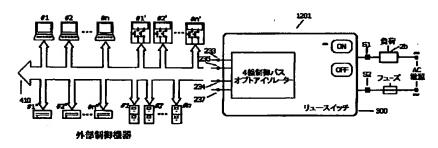
【図20】



【図21】



【図22】



【図23】

